

(11) Publication number: 2000049565 A

Generated Document.

# PATENT ABSTRACTS OF JAPAN

(21) Application number: 11150598

(22) Application date: 28.05.99

(30) Priority:

29.05.98 JP 10150100

(43) Date of application

publication:

18.02.00

(84) Designated contracting

states:

(71) Applicant: FUJITSU LTD

(72) Inventor: KAWAUCHI OSAMU

UEDA MASANORI SUGA AKIRA

(51) Intl. Cl.: H03H 9/25 H03H 9/145 H03H 9/64

(74) Representative:

# (54) SURFACE ACOUSTIC WAVE FILTER DEVICE

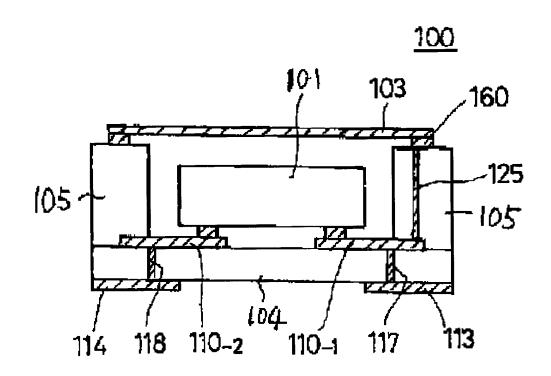
(57) Abstract:

PROBLEM TO BE SOLVED: To improve the attenuation of a frequency signal outside the passband in an acoustic wave filter device.

SOLUTION: A SAW filter body 101 is mounted in a box-shaped package body. This device has ground pads 110-1 and 110-2, an input pad and an output pad on the upper side of a bottom plate of the package body and has ground foot patterns 113 and 114 at one of the diagonal positions on the bottom and input and output foot patterns at the other diagonal position. The pads 110-1 and 110-2 are cut off by a separating part and are divided. A cap 103 is electrically connected to the pad 110-1 by a via 125 inside a frame 105. The attenuation outside the passband is improved because the interference between ground potential about an input side comb-shaped electrode pair of an element and ground potential

about an output side comb-shaped electrode pair of the element is prevented from occurring.

COPYRIGHT: (C)2000,JPO



#### (19)日本国特許庁(JP)

# (12) 公開特許公報(A)

(11)特許出願公開番号 特開2000-49565 (P2000-49565A)

(43)公開日 平成12年2月18日(2000.2.18)

(51) Int.Cl.7		識別記号	FΙ		テーマコート	*(参考)
HO3H	9/25		H03H	9/25	Α	
	9/145			9/145	Α	
	9/64			9/64	Z	

## 審査請求 未請求 請求項の数31 OL (全 28 頁)

(71) 出廣人 000005223 富士通株式会社
99.5.28) 神奈川県川崎市中原区上小田中4丁目1番
(72)発明者 川内 治 長野県須坂市大字小山460番地 富士通メ ディアデバイス株式会社内 (72)発明者 上田 政則 長野県須坂市大字小山460番地 富士通メ ディアデバイス株式会社内
(74)代理人 100070150 弁理士 伊東 忠彦

最終頁に続く

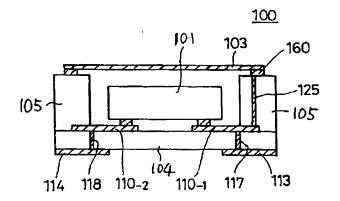
#### (54) 【発明の名称】 弾性表面波フィルタ装置

#### (57)【要約】

【課題】 本発明は弾性表面波フィルタ装置に関し、通 過帯域外の周波数の信号の減衰量の改善を図ることを課 題とする。

【解決手段】 SAWフィルタ本体101が箱形状のパッケージ本体の内部に搭載されている。パッケージ本体の底板には、上面にグランドパッド110-1,110-2と入力パッド111と出力パッド112とを有し、下面にその一の対角の位置にグランドフットパターン113、114、別の対角の位置に入力フットパターンと出力フットパターンとを有する。グランドパッド110-1とグランドパッド110-2とは、切離し部分によって切り離されて分離されている。キャップ103は、枠105の内部のビア125によって、グランドパッド110-1と電気的に接続してある。エレメントの入力側櫛形電極対についてのグランド電位とエレメントの出力側櫛形電極対についてのグランド電位との間で干渉を起こすことがなくなって、通過帯域外の減衰量が従来に比べて改善される。

## 図9(A)中、X-X線に沿分拡大断面図



【特許請求の範囲】

【請求項1】 圧電基板と、

該圧電基板上に形成してあり、複数の櫛形電極対よりな る弾性表面波フィルタ回路と、

空間を有し、且つ入力パッドと、出力パッドと、互いに切り離されて分離してある複数のグランドパッドを有し、該複数のグランドパッドは第1のグランドパッドと第2のグランドパッドとを有し、上記空間内に上記圧電基板が上記弾性表面波フィルタ回路と共に収容してあるパッケージ本体と、

上記空間を蓋するように該パッケージ本体に設けてある 導電性のキャップとよりなり、

上記キャップは、上記第1のグランドパッド及び第2の グランドパッドのうちの一方に電気的に接続してある構 成としたことを特徴とする弾性表面波フィルタ装置。

【請求項2】 上記弾性表面波フィルタ回路は、

上記圧電基板上に形成してあり、入力端子と接続されている第1の櫛形電極と、第2の櫛形電極とよりなる第1の櫛形電極対と、

上記圧電基板上に形成してあり、出力端子と接続されている第3の櫛形電極と、第4の櫛形電極とよりなる第2 の櫛形電極対とを有し、

上記圧電基板は、上記入力端子が上記入力パッドと接続され、上記出力端子が上記出力パッドと接続され、上記第2の櫛形電極が上記第1のグランドパッドと接続され、上記第4の櫛形電極が上記第2のグランドパッドと接続されて、上記パッケージ本体に搭載してある構成としたことを特徴とする請求項1記載の弾性表面波フィルタ装置。

【請求項3】 上記第1のグランドパッドと第2のグランドパッドとは、インピーダンスを介して接続してある構成としたことを特徴とする請求項2記載の弾性表面波フィルタ装置。

【請求項4】 上記インピーダンスは、上記パッケージ本体に形成してある構成としたことを特徴とする請求項3記載の弾性表面波フィルタ装置。

【請求項5】 上記第1の櫛形電極対及び上記第2の櫛 形電極対は、第1の弾性表面波フィルタエレメントとこ れにカスケード接続してある第2の弾性表面波フィルタ エレメントとよりなる構成であるカスケード接続弾性表 40 面波フィルタ回路を構成し、

該第1の弾性表面波フィルタエレメントは、入力櫛形電極対として上記第1の櫛形電極対を有し、出力櫛形電極対として上記第2の櫛形電極対を有する構成としたことを特徴とする請求項2記載の弾性表面波フィルタ装置。

【請求項6】 上記パッケージ本体は、上記空間を形成する底板と枠とを有し、

該底板は、その上面に、上記第1のグランドパッドと上 第1のSAW共振器と、該第1のSAW共振器の隣の第 記第2のグランドパッドと上記入力パッドと上記出力パ 2のSAW共振器と、該第1のSAW共振器の隣に位置 ッドとを有し、且つ、その下面に、グランドフットパタ 50 して、上記信号路を上記圧電基板上に形成してある第1

ーンと入力フットパターンと出力フットパターンと特別 フットパターンとを有する構成としたことを特徴とする 請求項2記載の弾性表面波フィルタ装置。

2

【請求項7】 上記グランドフットパターンは上記第1 のグランドパッドと接続してあり、上記特別フットパタ ーンは上記第2のグランドパッドと接続してあり、上記 入力フットパターンは上記入力パッドと接続してあり、 上記出力フットパターンは上記出力パッドと接続してあり、

10 上記特別フットパターンは、グランドと接続されてプリント基板上に形成してあるパッドと接続される構成としたことを特徴とする請求項6記載の弾性表面波フィルタ装置。

【請求項8】 上記グランドフットパターンは上記第1 のグランドパッドと接続してあり、上記特別フットパタ ーンは上記第2のグランドパッドと接続してあり、上記 入力フットパターンは上記入力パッドと接続してあり、 上記出力フットパターンは上記出力パッドと接続してあ り、

20 上記出力フットパターンは、第1の出力端子と接続されてプリント基板上に形成してあるパッドと接続され、且つ、上記特別フットパターンは、第2の出力端子と接続されて該プリント基板上に形成してあるパッドと接続される構成としたことを特徴とする請求項6記載の弾性表面波フィルタ装置。

【請求項9】 上記弾性表面波フィルタ回路は、第1の 弾性表面波フィルタ回路と第2の弾性表面波フィルタ回 路とよりなり、

該第1の弾性表面波フィルタ回路は、上記圧電基板上に 30 形成してある第1の櫛形電極対と第2の櫛形電極対とよ りなり、該第1の櫛形電極対は、入力端子と接続されて いる第1の櫛形電極と、第2の櫛形電極とよりなり、上 記第2の櫛形電極対は、第1の出力端子と接続されてい る第3の櫛形電極と、第4の櫛形電極とよりなり、

該第2の弾性表面波フィルタ回路は、上記圧電基板上に 形成してある第3の櫛形電極対と第4の櫛形電極対とよ りなり、該第3の櫛形電極対は、上記第1の櫛形電極と 共通に上記入力端子と接続されている第5の櫛形電極 と、第6の櫛形電極とよりなり、上記第4の櫛形電極 は、第2の出力端子と接続されている第7の櫛形電極 と、第8の櫛形電極とよりなる構成としたことを特徴と する請求項1記載の弾性表面波フィルタ装置。

【請求項10】 上記弾性表面波フィルタ回路は、ラダ 一型弾性表面波フィルタ回路よりなり、

該ラダー型弾性表面波フィルタ回路は、上記圧電基板上に形成してあり入力端子から出力端子へ延在する信号路を有し、該信号路は、少なくとも、上記入力端子の隣の第1のSAW共振器と、該第1のSAW共振器の隣の第2のSAW共振器と、該第1のSAW共振器の隣に位置して、上記信号路を上記圧電基板上に形成してある第1

のグランド端子に分岐させる第1の分岐SAW共振器 と、該第2のSAW共振器の隣に位置して、上記信号路 を上記圧電基板上に、上記第1のグランド端子と分離し て形成してある第2のグランド端子に分岐させる第2の 分岐SAW共振器とを有し、

上記圧電基板は、上記パッケージ本体の底板上に搭載し てあり、上記入力端子が上記入力パッドとボンディング ワイヤを介して接続してあり、上記出力端子が上記出力 パッドとボンディングワイヤを介して接続してあり、上 記第1のグランド端子が上記第1のグランドパッドとボ ンディングワイヤを介して接続してあり、上記第2のグ ランド端子が上記第2のグランドパッドとボンディング ワイヤを介して接続してある構成としたことを特徴とす る請求項1記載の弾性表面波フィルタ装置。

#### 【請求項11】 圧電基板と、

該圧電基板上に形成してあり、複数の櫛形電極対よりな る弾性表面波フィルタ回路と、

空間を有し、且つ入力パッドと、出力パッドと、第1の グランドパッドと、該第1のグランドパッドと切り離さ れて分離してある第2のグランドパッドとを有し、上記 20 空間内に上記圧電基板が収容してあるパッケージ本体

上記空間を蓋するように該パッケージ本体に設けてある 導電性のキャップとよりなり、

上記キャップは、上記第1のグランドパッドに第1のイ ンピーダンスを介して電気的に接続してあり、且つ上記 第2のグランドパッドに第2のインピーダンスを介して 電気的に接続してある構成としたことを特徴とする弾性 表面波フィルタ装置。

【請求項12】 上記弾性表面波フィルタ回路は、

上記圧電基板上に形成してあり、入力端子と接続されて いる第1の櫛形電極と、第2の櫛形電極とよりなる第1 の櫛形電極対と、

上記圧電基板上に形成してあり、出力端子と接続されて いる第3の櫛形電極と、第4の櫛形電極とよりなる第2 の櫛形電極対とを有し、

上記圧電基板は、上記入力端子が上記入力パッドと接続 され、上記出力端子が上記出力パッドと接続され、上記 第2の櫛形電極が上記第1のグランドパッドと接続さ れ、上記第4の櫛形電極が上記第2のグランドパッドと 接続されて、上記パッケージ本体に搭載してある構成と したことを特徴とする請求項11記載の弾性表面波フィ ルタ装置。

【請求項13】 上記第1及び第2のインピーダンス は、上記パッケージ本体に形成してある構成としたこと を特徴とする請求項11記載の弾性表面波フィルタ装

【請求項14】 上記第1の櫛形電極対及び上記第2の 櫛形電極対は、第1の弾性表面波フィルタエレメントと これにカスケード接続してある第2の弾性表面波フィル 50 共通に上記入力端子と接続されている第5の櫛形電極

タエレメント櫛形電極対とよりなる構成である弾性表面 波フィルタ回路を構成し、

該第1の弾性表面波フィルタエレメントは、入力櫛形電 極対として上記第1の櫛形電極対を有し、該第2の弾性 表面波フィルタエレメントは、出力櫛形電極対として上 記第2の櫛形電極対を有する構成としたことを特徴とす る請求項11記載の弾性表面波フィルタ装置。

【請求項15】 上記パッケージ本体は、上記空間を形 成する底板と枠とを有し、

該底板は、その上面に、上記第1のグランドパッドと上 10 記第2のグランドパッドと上記入力パッドと上記出力パ ッドとを有し、且つ、その下面に、グランドフットパタ ーンと入力フットパターンと出力フットパターンと特別 フットパターンとを有する構成としたことを特徴とする 請求項11記載の弾性表面波フィルタ装置。

【請求項16】 上記グランドフットパターンは上記第 1のグランドパッドと接続してあり、上記特別フットパ ターンは上記第2のグランドパッドと接続してあり、上 記入力フットパターンは上記入力パッドと接続してあ り、上記出力フットパターンは上記出力パッドと接続し てあり、

上記特別フットパターンは、グランドと接続されてプリ ント基板上に形成してあるパッドと接続される構成とし たことを特徴とする請求項15記載の弾性表面波フィル

【請求項17】 上記グランドフットパターンは上記第 1のグランドパッドと接続してあり、上記特別フットパ ターンは上記第2のグランドバッドと接続してあり、上 記入力フットパターンは上記入力パッドと接続してあ り、上記出力フットパターンは上記出力パッドと接続し

上記出力フットパターンは、第1の出力端子と接続され てプリント基板上に形成してあるパッドと接続され、且 つ、上記特別フットパターンは、第2の出力端子と接続 されて該プリント基板上に形成してあるパッドと接続さ れる構成としたことを特徴とする請求項15記載の弾性 表面波フィルタ装置。

【請求項18】 上記弾性表面波フィルタ回路は、第1 の弾性表面波フィルタ回路と第2の弾性表面波フィルタ 回路とよりなり、

該第1の弾性表面波フィルタ回路は、上記圧電基板上に 形成してある第1の櫛形電極対と第2の櫛形電極対とよ りなり、該第1の櫛形電極対は、入力端子と接続されて いる第1の櫛形電極と、第2の櫛形電極とよりなり、上 記第2の櫛形電極対は、第1の出力端子と接続されてい る第3の櫛形電極と、第4の櫛形電極とよりなり、

該第2の弾性表面波フィルタ回路は、上記圧電基板上に 形成してある第3の櫛形電極対と第4の櫛形電極対とよ りなり、該第3の櫛形電極対は、上記第1の櫛形電極と

と、第6の櫛形電極とよりなり、上記第4の櫛形電極対 は、第2の出力端子と接続されている第7の櫛形電極 と、第8の櫛形電極とよりなる構成としたことを特徴と する請求項11記載の弾性表面波フィルタ装置。

上記弾性表面波フィルタ回路は、ラダ 【請求項19】 一型弾性表面波フィルタ回路よりなり、

該ラダー型弾性表面波フィルタ回路は、上記圧電基板上 に形成してあり入力端子から出力端子へ延在する信号路 を有し、該信号路は、少なくとも、上記入力端子の隣の 第1のSAW共振器と、該第1のSAW共振器の隣の第 2のSAW共振器と、該第1のSAW共振器の隣に位置 して、上記信号路を上記圧電基板上に形成してある第1 のグランド端子に分岐させる第1の分岐SAW共振器 と、該第2のSAW共振器の隣に位置して、上記信号路 を上記圧電基板上に、上記第1のグランド端子と分離し て形成してある第2のグランド端子に分岐させる第2の 分岐SAW共振器とを有し、

上記圧電基板は、上記パッケージ本体の底板上に搭載し てあり、上記入力端子が上記入力パッドとボンディング ワイヤを介して接続してあり、上記出力端子が上記出力 20 パッドとボンディングワイヤを介して接続してあり、上 記第1のグランド端子が上記第1のグランドパッドとボ ンディングワイヤを介して接続してあり、上記第2のグ ランド端子が上記第2のグランドパッドとボンディング ワイヤを介して接続してある構成としたことを特徴とす る請求項11記載の弾性表面波フィルタ装置。

【請求項20】 圧電基板と、

該圧電基板上に形成してあり、複数の櫛形電極対よりな る弾性表面波フィルタ回路と、

空間を有し、且つ入力パッドと、出力パッドと、第1の グランドパッドと、該第1のグランドパッドと切り離さ れて分離してある第2のグランドパッドとを有し、上記 空間内に上記圧電基板が収容してあるパッケージ本体 と、

上記空間を蓋するように該パッケージ本体に設けてある キャップとよりなり、

上記第1のグランドパッドと上記第2のグランドパッド とはインピーダンスを介して電気的に接続してある構成 としたことを特徴とする弾性表面波フィルタ装置。

【請求項21】 上記インピーダンスは、上記パッケー ジ本体に形成してある構成としたことを特徴とする請求 項20記載の弾性表面波フィルタ装置。

【請求項22】 上記弾性表面波フィルタ回路は、

上記圧電基板上に形成してあり、入力端子と接続されて いる第1の櫛形電極と、第2の櫛形電極とよりなる第1 の櫛形電極対と、

上記圧電基板上に形成してあり、出力端子と接続されて いる第3の櫛形電極と、第4の櫛形電極とよりなる第2 の櫛形電極対とを有し、

され、上記出力端子が上記出力パッドと接続され、上記 第2の櫛形電極が上記第1のグランドパッドと接続さ れ、上記第4の櫛形電極が上記第2のグランドパッドと 接続されて、上記パッケージ本体に搭載してある構成と したことを特徴とする請求項20記載の弾性表面波フィ ルタ装置。

【請求項23】 上記第1の櫛形電極対及び上記第2の 櫛形電極対は、第1の弾性表面波フィルタエレメントと これにカスケード接続してある第2の弾性表面波フィル 10 タエレメントとよりなる構成であるカスケード接続弾性 表面波フィルタ回路を構成し、

該第1の弾性表面波フィルタエレメントは、入力櫛形電 極対として上記第1の櫛形電極対を有し、出力櫛形電極 対として上記第2の櫛形電極対を有する構成としたこと を特徴とする請求項22記載の弾性表面波フィルタ装

【請求項24】 上記パッケージ本体は、上記空間を形 成する底板と枠とを有し、

該底板は、その上面に、上記第1のグランドパッドと上 記第2のグランドパッドと上記入力パッドと上記出力パ ッドとを有し、且つ、その下面に、グランドフットパタ ーンと入力フットパターンと出力フットパターンと特別 フットパターンとを有する構成としたことを特徴とする 請求項22記載の弾性表面波フィルタ装置。

【請求項25】 上記グランドフットパターンは上記第 1のグランドパッドと接続してあり、上記特別フットパ ターンは上記第2のグランドパッドと接続してあり、上 記入力フットパターンは上記入力パッドと接続してあ り、上記出力フットパターンは上記出力パッドと接続し てあり、

上記特別フットパターンは、グランドと接続されてプリ ント基板上に形成してあるパッドと接続される構成とし たことを特徴とする請求項24記載の弾性表面波フィル タ装置。

【請求項2.6】 上記グランドフットパターンは上記第 1のグランドパッドと接続してあり、上記特別フットパ ターンは上記第2のグランドパッドと接続してあり、上 記入力フットパターンは上記入力パッドと接続してあ り、上記出力フットパターンは上記出力パッドと接続し てあり、

上記出力フットパターンは、第1の出力端子と接続され てプリント基板上に形成してあるパッドと接続され、且 つ、上記特別フットパターンは、第2の出力端子と接続 されて該プリント基板上に形成してあるパッドと接続さ れる構成としたことを特徴とする請求項24記載の弾件 表面波フィルタ装置。

【請求項27】 上記弾性表面波フィルタ回路は、第1 の弾性表面波フィルタ回路と第2の弾性表面波フィルタ 回路とよりなり、

上記圧電基板は、上記入力端子が上記入力パッドと接続 50 該第1の弾性表面波フィルタ回路は、上記圧電基板上に

7

形成してある第1の櫛形電極対と第2の櫛形電極対とよりなり、該第1の櫛形電極対は、入力端子と接続されている第1の櫛形電極と、第2の櫛形電極とよりなり、上記第2の櫛形電極対は、第1の出力端子と接続されている第3の櫛形電極と、第4の櫛形電極とよりなり、

る第3の櫛形電極と、第4の櫛形電極とよりなり、 該第2の弾性表面波フィルタ回路は、上記圧電基板上に 形成してある第3の櫛形電極対と第4の櫛形電極対とよ りなり、該第3の櫛形電極対は、上記第1の櫛形電極と 共通に上記入力端子と接続されている第5の櫛形電極 と、第6の櫛形電極とよりなり、上記第4の櫛形電極対 は、第2の出力端子と接続されている第7の櫛形電極 と、第8の櫛形電極とよりなる構成としたことを特徴と する請求項20記載の弾性表面波フィルタ装置。

【請求項28】 上記弾性表面波フィルタ回路は、ラダー型弾性表面波フィルタ回路よりなり、

該ラダー型弾性表面波フィルタ回路は、上記圧電基板上に形成してあり入力端子から出力端子へ延在する信号路を有し、該信号路は、少なくとも、上記入力端子の隣の第1のSAW共振器と、該第1のSAW共振器の隣に位置 20して、上記信号路を上記圧電基板上に形成してある第1のグランド端子に分岐させる第1の分岐SAW共振器を上記圧電基板上に、上記信号路を上記圧電基板上に、上記信号路を上記圧電基板上に、上記第1のグランド端子と分離して形成してある第2のグランド端子に分岐させる第2の分岐SAW共振器とを有し、

上記圧電基板は、上記パッケージ本体の底板上に搭載してあり、上記入力端子が上記入力パッドとボンディングワイヤを介して接続してあり、上記出力端子が上記出力パッドとボンディングワイヤを介して接続してあり、上 30 記第1のグランド端子が上記第1のグランドパッドとボンディングワイヤを介して接続してあり、上記第2のグランド端子が上記第2のグランドパッドとボンディングワイヤを介して接続してある構成としたことを特徴とする請求項20記載の弾性表面波フィルタ装置。

【請求項29】 素子が収容されるための空間を有し、 且つ入力パッドと、出力パッドと、互いに切り離されて 分離してある複数のグランドパッドを有し、該複数のグ ランドパッドは第1のグランドパッドと第2のグランド パッドとを有するパッケージ本体よりなり、

該パッケージ本体は、上面に導電性のキャップが上記空間を蓋するように設けられる構成であり、

該パッケージ本体は、上記キャップを上記パッケージ本体上に設けた場合に、該キャップを上記第1のグランドパッド及び第2のグランドパッドのうちの一方に電気的に接続する電気的接続構造を有する構成としたことを特徴とする弾性表面波フィルタ用パッケージ。

【請求項30】 素子が収容されるための空間を有し、 且つ入力パッドと、出力パッドと、第1のグランドパッ ドと、該第1のグランドパッドと切り離されて分離して 50

ある第2のグランドパッドとを有するパッケージ本体よ りたり

該パッケージ本体は、上面に導電性のキャップが上記空間を蓋するように設けられる構成であり、

該パッケージ本体は、上記キャップを上記パッケージ本体上に設けた場合に、該キャップを夫々第1及び第2のインピーダンスを介して上記第1のグランドパッド及び第2のグランドパッドの夫々に電気的に接続する電気的接続構造を有する構成としたことを特徴とする弾性表面波フィルタ用パッケージ。

【請求項31】 素子が収容されるための空間を有し、 且つ入力パッドと、出力パッドと、第1のグランドパッ ドと、該第1のグランドパッドと切り離されて分離して ある第2のグランドパッドとを有するパッケージ本体と よりなり、

該パッケージ本体は、上面にキャップが上記空間を蓋するように設けられる構成であり、

上記第1のグランドパッドと上記第2のグランドパッド とはインピーダンスを介して電気的に接続してある構成 としたことを特徴とする弾性表面波フィルタ用パッケー ジ。

#### 【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は弾性表面波フィルタ 装置に係り、特に携帯電話器の髙周波回路部のフィルタ に適用される弾性表面波フィルタ装置に関する。現在、 弾性表面波を利用した弾性表面波フィルタ (Surface Ac oustic Wave,以下SAWフィルタという)が、携帯電話 器の高周波部のフィルタ回路に広く使用されている。こ のSAWフィルタは、必要な信号を通過させ、不必要な 信号を減衰抑圧して除外するように機能する。携帯電話 器の性能の向上を図る上で、SAWフィルタにあって は、第1には、例えば約900MHz程度の通過帯域付 近について通過帯域外の減衰量を上げること、第2に は、通過帯域より相当に高い数GHzの高周波数帯域に おいて減衰量を上げることが望まれている。携帯電話器 の高周波部においてはアンテナデュプレクサ、段間フィ ルタ及びIFフィルタ等の複数のSAWフィルタが使用 されており、各SAWフィルタの通過帯域が異なるた め、各SAWフィルタ間で干渉が起きて数GHzの高調 波が発生することが起こりうる。通過帯域より相当に髙 い数GHzの高周波数帯域においても減衰量を上げる必 要があるのは、この無用に発生した高調波ノイズを抑圧 減衰させて携帯電話器の髙周波部の特性を良くするため である。

【0002】SAWフィルタは、通常、圧電基板上に反射器及び櫛形電極が作りこまれた弾性表面波フィルタ本体が、パッケージ本体に実装された構造である。SAWフィルタは、パッケージ本体のパッドを利用してプリント基板上に実装される。ここで、説明の便宜上、圧電基

板上に作りこまれた反射器及び櫛形電極について説明する。

【0003】図1(A)はモードを2つ有する二重モード型であってシングル型であるSAWフィルタのエレメント10を示す。中央に、入力側櫛形電極対11が配され、この両側に出力側櫛形電極対12、13が配され、出力側櫛形電極対12、13の外側に反射器14、15が配されている。入力側櫛形電極11は、入力端子20と接続してある1次側櫛形電極11-1とグランド21と接続してある2次側櫛形電極11-2とよりなる。一つの出力側櫛形電極12-1とグランド23と接続してある1次側櫛形電極12-1とグランド23と接続してある2次側櫛形電極12-2とよりなる。別の出力側櫛形電極対13は、上記の出力端子22と接続してある1次側櫛形電極13-1とグランド24と接続してある2次側櫛形電極13-2とよりなる。

【0004】かかる二重モード型SAWフィルタでは、図1(B)に示すように、前記反射器10A, 10Bの間に形成された周波数が  $f_1$  の1次のモードと周波数が  $f_3$ の3次のモードとを使い、図2に示すような、周波数  $f_1$  と  $f_3$  との間に通過帯域を有する通過帯域特性を実現する。ただし、図1(B)は、図1(A)の構造中における弾性表面波のエネルギ分布を示す。

【0005】図3は、図1 (A) のSAWフィルタのエ レメント10が2つ直列にカスケード接続したものであ る、二重モード型のカスケード型であるSAWフィルタ のエレメント40を示す。第1段のシングル型のエレメ ント10-1は、中央に、入力側櫛形電極対11が配さ れ、この両側に出力側櫛形電極対12、13が配され、 出力側櫛形電極対12、13の外側に反射器14、15 が配されている。第2段のシングル型のエレメント10 -2は、中央に、出力側櫛形電極対41が配され、この 両側に入力側櫛形電極対42、43が配され、入力側櫛 形電極対42、43の外側に反射器44、45が配され ている。第1段のシングル型のエレメント10-1の入 力側櫛形電極対11の1次側櫛形電極11-1が入力端 子20と接続してある。第2段のシングル型のエレメン ト10-2の出力側櫛形電極対41の1次側櫛形電極4 1-1が出力端子46と接続してある。第1段側の出力 側櫛形電極対12の1次側櫛形電極12-1と第2段側 の入力側櫛形電極対42の1次側櫛形電極42-1とが 接続してある。第1段側の出力側櫛形電極対13の1次 側櫛形電極13-1と第2段側の入力側櫛形電極対43 の1次側櫛形電極43-1とが接続してある。第1段側 の入力側櫛形電極対11の2次側櫛形電極11-2がグ ランド21と、出力側櫛形電極対12、13の2次側櫛 形電極12-2、13-2が夫々グランド23、24 と、第2段側の出力側櫛形電極対41の2次側櫛形電極 41-2がグランド47と、入力側櫛形電極対42、4 3の2次側櫛形電極42-2、43-2が夫々グランド 50 48、49と接続してある。

【0006】このSAWフィルタは、図1のSAWフィルタより良好な周波数特性を有する。

#### [0007]

【従来の技術】図4、図5 (A) 乃至 (C)、図6は、 従来のSAWフィルタパッケージ装置60を概略的に示 す。図5 (A) は平面図、同図 (B) は側面図、同図 (C) は底面図である。SAWフィルタパッケージ装置 60は、図12に示す弾性表面波フィルタ本体101が 箱形状のパッケージ本体62の内部に実装されてキャッ プ63によって封止されている構造である。

【0008】箱形状のパッケージ本体62は、底板64 とこれに固定してある四角形状の枠65とよりなる。底 板64は、図7に併せて示すように、上面にグランドパ ッド70と入力パッド71と出力パッド72とを有し、 下面にその一の対角の位置にグランドフットパターン 7 3、74、別の対角の位置に入力フットパターン75と 出力フットパターン76とを有する。また、ビア77に よってグランドパッド70とグランドフットパターン7 3とが接続され、ビア78によってグランドパッド70 とグランドフットパターン74とが接続され、ビア79 によって入力パッド71と入力フットパターン75とが 接続され、ビア80によって出力パッド72と出力フッ トパターン76とが接続されている。グランドパッド7 Oは略H形状を有し、全体がつながっている。弾性表面 波フィルタ本体101は各端子を対応するパッド70、 71、73と接続されて実装してある。

【0009】上記SAWフィルタパッケージ装置60はプリント基板上に実装される前の状態において、弾性表30 面波フィルタ本体101の全部のグランド端子21A,23A,47A,48A(図12参照)がグランドパッド70に共通に接続されている構成である。図1(A)を参照すると、グランド23、24とグランド21とが接続されている構造を有する。

【0010】枠65内部のビア81、82によってグランドパッド70とキャップ63とが接続されている。SAWフィルタパッケージ装置60は、底面のグランドフットパターン73、74、入力フットパターン75、出力フットパターン76をプリント基板上の対応するパッドと半田付けされてプリント基板上に実装される。

【0011】SAWフィルタパッケージ装置60がプリント基板上に実装された状態においてSAWフィルタパッケージ装置60の通過特性を測定したところ、950 MHz付近の目的とする通過帯域付近については、図13に線Iaで示す通過特性が得られ、更に広い3GHzまでの周波数帯域についてみると、図14に線IIaで示す通過特性が得られた。

#### [0012]

【発明が解決しようとする課題】SAWフィルタ装置6 0は、図13に線Iaで示す通過特性についてみると、

通過帯域外の減衰量が-50dB程度に留まっており、 携帯電話器の性能向上のためには減衰量を更に上げるこ とが求められている。図14に線IIaで示す通過特性 についてみると、数GHz程度の高周波帯域での減衰量 が-30dB程度に留まっており、携帯電話器の性能向 上のためには減衰量を更に上げることが求められてい

【0013】ここで、減衰量が上がることを制限してい る原因は、SAWフィルタパッケージ装置60上でグラ ンドが共通であるため、弾性表面波フィルタ本体101 のインピーダンスとパッケージ本体62のインピーダン スとがSAWフィルタパッケージ装置60上で干渉しあ うためであると考えられる。換言すれば、弾性表面波フ ィルタ本体の入力側櫛形電極対についてのグランド電位 と出力側櫛形電極対についてのグランド電位との間に は、極く僅かの電位差が存在するとと考えられ、この両 者のグランド電位間で干渉を起こすことが原因であると 考えられる。

【0014】そこで、本発明は、上記の考えに基づいて 上記課題を解決した弾性表面波フィルタ装置を提供する ことを目的とする。

#### [0015]

【課題を解決するための手段】請求項1の発明は、圧電 基板と、該圧電基板上に形成してあり、複数の櫛形電極 対よりなる弾性表面波フィルタ回路と、空間を有し、且 つ入力パッドと、出力パッドと、互いに切り離されて分 離してある複数のグランドパッドを有し、該複数のグラ ンドパッドは第1のグランドパッドと第2のグランドパ ッドとを有し、上記空間内に上記圧電基板が上記弾性表 面波フィルタ回路と共に収容してあるパッケージ本体 と、上記空間を蓋するように該パッケージ本体に設けて ある導電性のキャップとよりなり、上記キャップは、上 記第1のグランドパッド及び第2のグランドパッドのう ちの一方に電気的に接続してある構成としたものであ る。

【0016】入力側櫛形電極対についてのグランド電位 と出力側櫛形電極対についてのグランド電位との間に は、極く僅かの電位差が存在すると考えられる。パッケ ージ本体のグランドを、弾性表面波フィルタ本体の入力 側櫛形電極対についてのグランドが接続されるグランド 40 と、上記出力側櫛形電極対についてのグランドが接続さ れるグランドとに切り離して分離すると、入力側櫛形電 極対についてのグランド電位と出力側櫛形電極対につい てのグランド電位との間で干渉を起こすことがなくな り、干渉を起こさない分、通過帯域外における減衰量を 改善させる。

【0017】キャップが第1のグランドパッド及び第2 のグランドパッドのうちの一方に電気的に接続してある 構成は、キャップがグランドパッドに電気的に接続して いない構成に比べて、通過帯域外における減衰量を改善 50 る。 12

させる。キャップが第1のグランドパッド及び第2のグ ランドパッドのうちの一方に電気的に接続してある構成 は、キャップがグランドパッドに電気的に接続していな い構成に比べて、弾性表面波フィルタ回路に対する電磁 波シールドが効果的になされて、弾性表面波フィルタ回 路が外部の回路装置から受ける影響を効果的に抑制させ

【0018】請求項2の発明は、請求項1において、弾 性表面波フィルタ回路は、上記圧電基板上に形成してあ り、入力端子と接続されている第1の櫛形電極と、第2 の櫛形電極とよりなる第1の櫛形電極対と、上記圧電基 板上に形成してあり、出力端子と接続されている第3の 櫛形電極と、第4の櫛形電極とよりなる第2の櫛形電極 対とを有し、上記圧電基板は、上記入力端子が上記入力 パッドと接続され、上記出力端子が上記出力パッドと接 続され、上記第2の櫛形電極が上記第1のグランドパッ ドと接続され、上記第4の櫛形電極が上記第2のグラン ドパッドと接続されて、上記パッケージ本体に搭載して ある構成としたものである。

【0019】請求項3の発明は、請求項2において、第 1のグランドパッドと第2のグランドパッドとは、イン ピーダンスを介して接続してある構成としたものであ る。請求項4の発明は、請求項3において、上記インピ ーダンスは、上記パッケージ本体に形成してある構成と したものである。請求項5の発明は、請求項2におい て、上記第1の櫛形電極対及び上記第2の櫛形電極対 は、第1の弾性表面波フィルタエレメントとこれにカス ケード接続してある第2の弾性表面波フィルタエレメン トとよりなる構成であるカスケード接続弾性表面波フィ ルタ回路を構成し、該第1の弾性表面波フィルタエレメ 30 ントは、入力櫛形電極対として上記第1の櫛形電極対を 有し、出力櫛形電極対として上記第2の櫛形電極対を有 する構成としたものである。

【0020】請求項6の発明は、請求項2において、上 記パッケージ本体は、上記空間を形成する底板と枠とを 有し、該底板は、その上面に、上記第1のグランドパッ ドと上記第2のグランドパッドと上記入力パッドと上記 出力パッドとを有し、且つ、その下面に、グランドフッ トパターンと入力フットパターンと出力フットパターン と特別フットパターンとを有する構成としたものであ

【0021】請求項7の発明は、請求項6において、上 記グランドフットパターンは上記第1のグランドパッド と接続してあり、上記特別フットパターンは上記第2の グランドパッドと接続してあり、上記入力フットパター ンは上記入力パッドと接続してあり、上記出力フットパ ターンは上記出力パッドと接続してあり、上記特別フッ トパターンは、グランドと接続されてプリント基板上に 形成してあるパッドと接続される構成としたものであ

【0022】請求項8の発明は、請求項6において、上記グランドフットパターンは上記第1のグランドパッドと接続してあり、上記特別フットパターンは上記第2のグランドパッドと接続してあり、上記出力フットパターンは上記出力パッドと接続してあり、上記出力フットパターンは、第1の出力端子と接続されてプリント基板上に形成してあるパッドと接続され、且つ、上記特別フットパターンは、第2の出力端子と接続されて該プリント基板上に形成してあるパッドと接続される構成としたものである。

【0023】請求項9の発明は、請求項1において、上 記弾性表面波フィルタ回路は、第1の弾性表面波フィル 夕回路と第2の弾性表面波フィルタ回路とよりなり、該 第1の弾性表面波フィルタ回路は、上記圧電基板上に形 成してある第1の櫛形電極対と第2の櫛形電極対とより なり、該第1の櫛形電極対は、入力端子と接続されてい る第1の櫛形電極と、第2の櫛形電極とよりなり、上記 第2の櫛形電極対は、第1の出力端子と接続されている 第3の櫛形電極と、第4の櫛形電極とよりなり、該第2 の弾性表面波フィルタ回路は、上記圧電基板上に形成し てある第3の櫛形電極対と第4の櫛形電極対とよりな り、該第3の櫛形電極対は、上記第1の櫛形電極と共通 に上記入力端子と接続されている第5の櫛形電極と、第 6の櫛形電極とよりなり、上記第4の櫛形電極対は、第 2の出力端子と接続されている第7の櫛形電極と、第8 の櫛形電極とよりなる構成としたものである。

【0024】請求項10の発明は、請求項1において、 上記弾性表面波フィルタ回路は、ラダー型弾性表面波フ ィルタ回路よりなり、該ラダー型弾性表面波フィルタ回 路は、上記圧電基板上に形成してあり入力端子から出力 端子へ延在する信号路を有し、該信号路は、少なくと も、上記入力端子の隣の第1のSAW共振器と、該第1 のSAW共振器の隣の第2のSAW共振器と、該第1の SAW共振器の隣に位置して、上記信号路を上記圧電基 板上に形成してある第1のグランド端子に分岐させる第 1の分岐SAW共振器と、該第2のSAW共振器の隣に 位置して、上記信号路を上記圧電基板上に、上記第1の グランド端子と分離して形成してある第2のグランド端 子に分岐させる第2の分岐SAW共振器とを有し、上記 圧電基板は、上記パッケージ本体の底板上に搭載してあ り、上記入力端子が上記入力パッドとボンディングワイ ヤを介して接続してあり、上記出力端子が上記出力パッ ドとボンディングワイヤを介して接続してあり、上記第 1のグランド端子が上記第1のグランドパッドとボンデ ィングワイヤを介して接続してあり、上記第2のグラン ド端子が上記第2のグランドパッドとボンディングワイ ヤを介して接続してある構成としたものである。

【0025】請求項11の発明は、圧電基板と、該圧電 基板上に形成してあり、複数の櫛形電極対よりなる弾性 14

表面波フィルタ回路と、空間を有し、且つ入力パッドと、筋第1のグランドパッドと、第1のグランドパッドと、該第1のグランドパッドとを有し、上記空間内に上記圧電基板が収容してあるパッケージ本体と、上記空間を蓋するように該パッケージ本体に設けてある導電性のキャップとよりなり、上記キャップは、上記第1のグランドパッドに第1のインピーダンスを介して電気的に接続してあり、且つ上記第2のグランドパッドに第2のインピーダンスを介して電気的に接続してある構成としたものである。

【0026】パッケージ本体のグランドを、弾性表面波フィルタ本体の入力側櫛形電極対についてのグランドが接続されるグランドと、上記出力側櫛形電極対についてのグランドが接続されるグランドとに切り離して分離すると、入力側櫛形電極対についてのグランド電位と出力側櫛形電極対についてのグランド電位との間で干渉を起こすことがなくなり、干渉を起こさない分、通過帯域外における減衰量を改善させる。

【0027】キャップが第1のグランドパッド及び第2のグランドパッドのうちの一方に電気的に接続してある構成は、キャップがグランドパッドに電気的に接続していない構成に比べて、通過帯域外における減衰量を改善させる。キャップが第1のグランドパッドに第1のインピーダンスを介して電気的に接続してあり、且つ第2のグランドパッドに第2のインピーダンスを介して電気的に接続してある構成は、キャップを第1のグランドパッドにのみインピーダンスを介して電気的に接続した構成に比べて、通過帯域外における減衰量を改善させる。

【0028】また、キャップが第1のグランドバッドに 第1のインピーダンスを介して電気的に接続してあり、 且つ第2のグランドバッドに第2のインピーダンスを介 して電気的に接続してある構成は、弾性表面波フィルタ 回路に対する電磁波シールドが効果的になされて、弾性 表面波フィルタ回路が外部の回路装置から受ける影響を 効果的に抑制させる。

【0029】請求項12の発明は、請求項11において、上記弾性表面波フィルタ回路は、上記圧電基板上に形成してあり、入力端子と接続されている第1の櫛形電極と、第2の櫛形電極とよりなる第1の櫛形電極対と、上記圧電基板上に形成してあり、出力端子と接続されている第3の櫛形電極と、第4の櫛形電極とよりなる第2の櫛形電極対とを有し、上記圧電基板は、上記入力端子が上記入力パッドと接続され、上記出力端子が上記出力パッドと接続され、上記第2の櫛形電極が上記第1のグランドパッドと接続され、上記第4の櫛形電極が上記第2のグランドパッドと接続されて、上記パッケージ本体に搭載してある構成としたものである。

【0030】請求項13の発明は、請求項11において、上記第1及び第2のインピーダンスは、上記パッケ 50 ージ本体に形成してある構成としたものである。請求項

14の発明は、請求項11において、上記第1の櫛形電極対及び上記第2の櫛形電極対は、第1の弾性表面波フィルタエレメントとこれにカスケード接続してある第2の弾性表面波フィルタエレメント櫛形電極対とよりなる構成である弾性表面波フィルタ回路を構成し、該第1の弾性表面波フィルタエレメントは、入力櫛形電極対として上記第1の櫛形電極対を有し、該第2の弾性表面波フィルタエレメントは、出力櫛形電極対として上記第2の櫛形電極対を有する構成としたものである。

【0031】請求項15の発明は、請求項11において、上記パッケージ本体は、上記空間を形成する底板と枠とを有し、該底板は、その上面に、上記第1のグランドパッドと上記第2のグランドパッドと上記入力パッドと上記出力パッドとを有し、且つ、その下面に、グランドフットパターンと入力フットパターンと出力フットパターンと特別フットパターンとを有する構成としたものである。

【0032】請求項16の発明は、請求項15において、上記グランドフットパターンは上記第1のグランドパッドと接続してあり、上記特別フットパターンは上記第2のグランドパッドと接続してあり、上記入力フットパターンは上記入力パッドと接続してあり、上記出力フットパターンは上記出力パッドと接続してあり、上記特別フットパターンは、グランドと接続されてプリント基板上に形成してあるパッドと接続される構成としたものである。

【0033】請求項17の発明は、請求項15において、上記グランドフットパターンは上記第1のグランドパッドと接続してあり、上記特別フットパターンは上記第2のグランドパッドと接続してあり、上記入力フットパターンは上記入力パッドと接続してあり、上記出力フットパターンは上記出力パッドと接続してあり、上記出力フットパターンは、第1の出力端子と接続されてプリント基板上に形成してあるパッドと接続され、且つ、上記特別フットパターンは、第2の出力端子と接続されて該プリント基板上に形成してあるパッドと接続される構成としたものである。

【0034】請求項18の発明は、請求項11において、上記弾性表面波フィルタ回路は、第1の弾性表面波フィルタ回路とよりなり、該第1の弾性表面波フィルタ回路とよりなり、該第1の弾性表面波フィルタ回路は、上記圧電基板上に形成してある第1の櫛形電極対と第2の櫛形電極対は、入力端子と接続されている第1の櫛形電極とは、第1の出力端子と接続されている第3の櫛形電極と、第4の櫛形電極とよりなり、該第2の弾性表面波フィルタ回路は、上記圧電基板上に形成してある第3の櫛形電極対と第4の櫛形電極対とよりなり、該第3の櫛形電極対は、上記第1の櫛形電極と共通に上記入力端子と接続されている第5の櫛形電極と共通に上記入力端子と接続されている第5の櫛形電

極と、第6の櫛形電極とよりなり、上記第4の櫛形電極 対は、第2の出力端子と接続されている第7の櫛形電極 と、第8の櫛形電極とよりなる構成としたものである。 【0035】請求項19の発明は、請求項11におい て、上記弾性表面波フィルタ回路は、ラダー型弾性表面 波フィルタ回路よりなり、該ラダー型弾性表面波フィル タ回路は、上記圧電基板上に形成してあり入力端子から 出力端子へ延在する信号路を有し、該信号路は、少なく とも、上記入力端子の隣の第1のSAW共振器と、該第 1のSAW共振器の隣の第2のSAW共振器と、該第1 のSAW共振器の隣に位置して、上記信号路を上記圧電 基板上に形成してある第1のグランド端子に分岐させる 第1の分岐SAW共振器と、該第2のSAW共振器の隣 に位置して、上記信号路を上記圧電基板上に、上記第1 のグランド端子と分離して形成してある第2のグランド 端子に分岐させる第2の分岐SAW共振器とを有し、上 記圧電基板は、上記パッケージ本体の底板上に搭載して あり、上記入力端子が上記入力パッドとボンディングワ イヤを介して接続してあり、上記出力端子が上記出力パ ッドとボンディングワイヤを介して接続してあり、上記 第1のグランド端子が上記第1のグランドパッドとボン ディングワイヤを介して接続してあり、上記第2のグラ ンド端子が上記第2のグランドパッドとボンディングワ イヤを介して接続してある構成としたものである。

【0036】請求項20の発明は、圧電基板と、該圧電 基板上に形成してあり、複数の櫛形電極対よりなる弾性 表面波フィルタ回路と、空間を有し、且つ入力パッド と、出力パッドと、第1のグランドパッドと、第1のグランドパッドとを有し、上記空間内に上記圧電基板が収容してあるパッケージ本体と、上記空間を蓋するように該 パッケージ本体に設けてあるキャップとよりなり、上記 第1のグランドパッドと上記第2のグランドパッドとは インピーダンスを介して電気的に接続してある構成としたものである。

【0037】パッケージ本体のグランドを、弾性表面波フィルタ本体の入力側櫛形電極対についてのグランドが接続されるグランドと、上記出力側櫛形電極対についてのグランドが接続されるグランドとに切り離して分離すると、入力側櫛形電極対についてのグランド電位と出力側櫛形電極対についてのグランド電位との間で干渉を起こすことがなくなり、干渉を起こさない分、通過帯域外における減衰量を改善させる。

【0038】第1のグランドパッドと第2のグランドパッドとをインピーダンスを介して電気的に接続した構成は、第1のグランドパッドと第2のグランドパッドとがインピーダンスを介して電気的に接続されていない構成に比べて、通過帯域外における減衰量を改善させる。請求項21の発明は、請求項20において、上記インピー がンスは、上記パッケージ本体に形成してある構成とし

たものである。

【0039】請求項22の発明は、請求項20において、上記弾性表面波フィルタ回路は、上記圧電基板上に形成してあり、入力端子と接続されている第1の櫛形電極と、第2の櫛形電極とよりなる第1の櫛形電極対と、上記圧電基板上に形成してあり、出力端子と接続されている第3の櫛形電極と、第4の櫛形電極とよりなる第2の櫛形電極対とを有し、上記圧電基板は、上記入力端子が上記入力パッドと接続され、上記出力端子が上記第1のグランドパッドと接続され、上記第4の櫛形電極が上記第2のグランドパッドと接続されて、上記パッケージ本体に搭載してある構成としたものである。

【0040】請求項23の発明は、請求項22において、上記第1の櫛形電極対及び上記第2の櫛形電極対は、第1の弾性表面波フィルタエレメントとこれにカスケード接続してある第2の弾性表面波フィルタエレメントとよりなる構成であるカスケード接続弾性表面波フィルタ回路を構成し、該第1の弾性表面波フィルタエレメントは、入力櫛形電極対として上記第1の櫛形電極対を有し、出力櫛形電極対として上記第2の櫛形電極対を有する構成としたものである。

【0041】請求項24の発明は、請求項22において、上記パッケージ本体は、上記空間を形成する底板と枠とを有し、該底板は、その上面に、上記第1のグランドパッドと上記第2のグランドパッドと上記入力パッドと上記出力パッドとを有し、且つ、その下面に、グランドフットパターンと入力フットパターンと出力フットパターンと特別フットパターンとを有する構成としたものである。

【0042】請求項25の発明は、請求項24において、上記グランドフットバターンは上記第1のグランドバッドと接続してあり、上記特別フットバターンは上記第2のグランドバッドと接続してあり、上記入力フットバターンは上記入力パッドと接続してあり、上記出力フットバターンは上記出力バッドと接続されてプリント基板上に形成してあるパッドと接続される構成としたものである。

【0043】請求項26の発明は、請求項24において、上記グランドフットパターンは上記第1のグランドパッドと接続してあり、上記特別フットパターンは上記第2のグランドパッドと接続してあり、上記入力フットパターンは上記入力パッドと接続してあり、上記出力フットパターンは上記出力パッドと接続してあり、上記出力フットパターンは、第1の出力端子と接続されてプリント基板上に形成してあるパッドと接続され、且つ、上記特別フットパターンは、第2の出力端子と接続されて該プリント基板上に形成してあるパッドと接続される構成としたものである。

18

【0044】請求項27の発明は、請求項20におい て、上記弾性表面波フィルタ回路は、第1の弾性表面波 フィルタ回路と第2の弾性表面波フィルタ回路とよりな り、該第1の弾性表面波フィルタ回路は、上記圧電基板 上に形成してある第1の櫛形電極対と第2の櫛形電極対 とよりなり、該第1の櫛形電極対は、入力端子と接続さ れている第1の櫛形電極と、第2の櫛形電極とよりな り、上記第2の櫛形電極対は、第1の出力端子と接続さ れている第3の櫛形電極と、第4の櫛形電極とよりな り、該第2の弾性表面波フィルタ回路は、上記圧電基板 上に形成してある第3の櫛形電極対と第4の櫛形電極対 とよりなり、該第3の櫛形電極対は、上記第1の櫛形電 極と共通に上記入力端子と接続されている第5の櫛形電 極と、第6の櫛形電極とよりなり、上記第4の櫛形電極 対は、第2の出力端子と接続されている第7の櫛形電極 と、第8の櫛形電極とよりなる構成としたものである。 【0045】請求項28の発明は、請求項20におい て、上記弾性表面波フィルタ回路は、ラダー型弾性表面 波フィルタ回路よりなり、該ラダー型弾性表面波フィル 夕回路は、上記圧電基板上に形成してあり入力端子から 出力端子へ延在する信号路を有し、該信号路は、少なく とも、上記入力端子の隣の第1のSAW共振器と、該第 1のSAW共振器の隣の第2のSAW共振器と、該第1 のSAW共振器の隣に位置して、上記信号路を上記圧電 基板上に形成してある第1のグランド端子に分岐させる 第1の分岐SAW共振器と、該第2のSAW共振器の隣 に位置して、上記信号路を上記圧電基板上に、上記第1 のグランド端子と分離して形成してある第2のグランド 端子に分岐させる第2の分岐SAW共振器とを有し、上 記圧電基板は、上記パッケージ本体の底板上に搭載して あり、上記入力端子が上記入力パッドとボンディングワ イヤを介して接続してあり、上記出力端子が上記出力パ ッドとボンディングワイヤを介して接続してあり、上記 第1のグランド端子が上記第1のグランドパッドとボン ディングワイヤを介して接続してあり、上記第2のグラ ンド端子が上記第2のグランドパッドとボンディングワ イヤを介して接続してある構成としたものである。

【0046】請求項29の発明は、素子が収容されるための空間を有し、且つ入力パッドと、出力パッドと、互いに切り離されて分離してある複数のグランドパッドを有し、該複数のグランドパッドは第1のグランドパッドと第2のグランドパッドとを有するパッケージ本体よりなり、該パッケージ本体は、上面に導電性のキャップが上記空間を蓋するように設けられる構成であり、該パッケージ本体は、上記キャップを上記パッケージ本体上に設けた場合に、該キャップを上記第1のグランドパッド及び第2のグランドパッドのうちの一方に電気的に接続する電気的接続構造を有する構成としたものである。

【0047】請求項30の発明は、素子が収容されるた 50 めの空間を有し、且つ入力パッドと、出力パッドと、第

1のグランドパッドと、該第1のグランドパッドと切り 離されて分離してある第2のグランドパッドとを有する パッケージ本体よりなり、該パッケージ本体は、上面に 導電性のキャップが上記空間を蓋するように設けられる 構成であり、該パッケージ本体は、上記キャップを上記 パッケージ本体上に設けた場合に、該キャップを夫々第 1及び第2のインピーダンスを介して上記第1のグラン ドパッド及び第2のグランドパッドの夫々に電気的に接 続する電気的接続構造を有する構成としたものである。

【0048】請求項31の発明は、素子が収容されるための空間を有し、且つ入力パッドと、出力パッドと、第1のグランドパッドと切り離されて分離してある第2のグランドパッドとを有するパッケージ本体よりなり、該パッケージ本体は、上面にキャップが上記空間を蓋するように設けられる構成であり、上記第1のグランドパッドと上記第2のグランドパッドとはインピーダンスを介して電気的に接続してある構成としたものである。

#### [0049]

【発明の実施の形態】 〔第1実施例〕図8乃至図12 は、本発明の第1実施例になるSAWフィルタパッケー ジ装置100を示し、図13及び図14はSAWフィル タパッケージ装置100の通過特性を、従来のSAWフィルタのの通過特性を、従来のSAWフィルのの通過特性を、従来のSAWフィルタ60の通過特性と併せて示す。図12(A)は平面図、同図(B)は側面図、同図(C)は底面図である。

【0050】SAWフィルタパッケージ装置100は、図12に示すSAWフィルタ本体101が箱形状のパッケージ本体102の内部に搭載されてキャップ103によって封止されている構造である。SAWフィルタパッケージ装置100は、その一部を除いて、図4、図5、図6に示す従来のSAWフィルタ60と同じ構成である。

【0051】箱形状のパッケージ本体102は、底板104とこれに固定してある四角形状の枠105とよりなる。底板104は、図11及び図10に併せて示すように、上面にグランドパッド110-1,110-2と入力パッド111と出力パッド112とを有し、下面にその一の対角の位置にグランドフットパターン113と出力フットパターン115と出力フットパターン116とを有する。また、ビア117によってグランドパッド110-1とグランドフットパターン113とが電気的に接続され、ビア118によってグランドパッド110-2とグランドフットパターン114とが接続され、ビア119によって入力パッド111と入力フットパターン115とが接続され、ビア120によって出力パッド112と出力フットパターン116とが接続されている。

【0052】図10に示すように、枠105の内部のビア125によって、グランドパッド110-1とキャッ

プ103とが接続されている。グランドパッド110-2とキャップ103とは接続されていない。図12はS AWフィルタ本体101を示す。図12中、端子につい ては図1 (A) に示す符号に添字Aを付した符号を付 す。このSAWフィルタ本体101は、圧電基板130 の下面に、図3に示す二重モード型であってカスケード 型であるSAWフィルタのエレメント40 (10-1, 10-2)が作り込まれ、且つ、入力端子20A、出力 端子22A、第1段のエレメント10-1の入力側櫛形 電極対11についてのグランド端子21A、第2段のエ 10 レメント10-2の出力側櫛形電極対41についてのグ ランド端子47A、第1段のエレメント10-1の出力 側櫛形電極対12、13についてのグランド端子23A (24A)、第2段のエレメント10-2の入力側櫛形 電極対42、43についてのグランド端子43A(44 A)、ハッチングを付して示す入力信号線パターン13 1及び出力信号線パターン132、バランスをとるため のダミー端子133、136が形成してある。入力端子 20A、出力端子46A、グランド端子21A、23 A、43A、47A、ダミー端子133、136は、分 散して配されている。また各端子にはフリップチップボ ンディングのためのバンプ(図15(A)参照)が形成 してある。

【0053】圧電基板130は、LiTaO3の回転Y板を用い、その回転角度が40°Yから44°Yの範囲内のものである。櫛形電極対等は、AIを主成分とする電極材料であり、厚さが表面波の波長の5~10%である。或いは、圧電基板130は、LiNbO3の回転Y板を用い、その回転角度が66°Yから74°Yの範囲内のものである。櫛形電極対等は、AIを主成分とする電極材料であり、厚さが表面波の波長の4~12%である。

【0054】SAWフィルタ本体101は、図10に示 すように、フリップチップボンディング方式でパッケー ジ本体102の底板104上に搭載してある。図11に 示すように、入力端子20Aが入力パッド111のうち 符号111aで示す部分に、出力端子46Aが出力パッ ド112のうち符号112aで示す部分に、グランド端 子21Aがグランドパッド110-2のうち符号110 -2aで示す部分に、グランド端子23A (24A) が グランドパッド110-1のうち符号110-1aで示 す部分に、ダミー端子133がグランドパッド110-2のうち符号110-2bで示す部分に、グランド端子 47Aがグランドパッド110-1のうち符号110-1 b で示す部分に、グランド端子48A (49A) がグ ランドパッド110-2のうち符号110-2cで示す 部分に、ダミー端子136がグランドパッド110-1 のうち符号110-1cで示す部分に、夫々接続されて いる。

【0055】SAWフィルタパッケージ装置100は、 50 底面のグランドフットパターン113、114、入力フ

22

ットパターン115、出力フットパターン116をプリント基板P上の対応するパッドと半田付けされてプリント基板P上に実装される。SAWフィルタパッケージ装置100がプリント基板P上に実装された状態においてSAWフィルタパッケージ装置100の通過特性を測定したところ、950MHz付近の目的とする通過帯域付近については、図13に線Icで示す通過特性が得られ、更に広い3GHzまでの周波数帯域についてみると、図14に線IIcで示す通過特性が得られた。

【0056】950MHz付近の目的とする通過帯域付近については、通過帯域外の減衰量が従来に比べて約10dB増えており、改善されている。更に広い3GHzまでの高周波数帯域についてみても、減衰量が従来に比べて約10dB増えており、改善されている。これによって、携帯電話器の高周波部に組み込まれている通過帯域が異なる複数のSAWフィルタ間での干渉によって発生した数GHzの高調波ノイズが従来に比べてより減衰させられて抑圧される。

【0057】上記SAWフィルタパッケージ装置100 を変形させて、キャップ103がグランドパッド110 -1にもグランドパッド110-2にも接続されていな い構成とし、このSAWフィルタパッケージ装置の通過 特性を測定したところ、950MHz付近の目的とする 通過帯域付近については、図13に線Ibで示す通過特 性が得られた。線Ibで示す通過特性と線Icで示す通 過特性と線 I a で示す通過特性とを比較すると、線 I b で示す通過特性は線 I a で示す通過特性より改善されて はいるものの、線Icで示す通過特性にまでは改善され ていないことが分かる。グランドパッド110-1とグ ランドパッド110-2とが分離されていることが前提 30 で、キャップ103が枠105の内部のビア125を介 してグランドパッド110-1と接続してあることによ って、線 I b で示す通過特性が線 I c で示す通過特性に まで更に改善されていることが分かる。

【0058】また、キャップ103が枠105の内部のビア125を介してグランドバッド110-1と接続してあることによって、箱形状のパッケージ本体102の内部に搭載されているSAWフィルタ本体101に対する電磁波シールドが効果的になされており、SAWフィルタ本体101が外部の回路装置から受ける影響が効果的に抑制される。

【0059】次に上記SAWフィルタパッケージ装置100の特徴について説明する。

① グランドを切り離して分離した構造

図11に示すように、底板104についてみると、グランドパッド110-1とグランドパッド110-2とは、切離し部分140によって切り離されて分離されている。よって、パッケージ本体102についてみると、グランドは、グランドパッド110-1とピア117とグランドフットパターン113とよりなる第1のグラン 50

ド141と、グランドパッド110-2とビア118と グランドフットパターン114とよりなる第2のグラン ド142とに切り離されて分離されている。

【0060】SAWフィルタ本体101が底板104上に実装された状態で、第1段のシングル型のエレメント10-1の入力側櫛形電極対11についてのグランド端子21Aがグランドパッド110-2と接続してあり、第2段のシングル型のエレメント10-2の出力側櫛形電極対46についてのグランド端子46Aがグランドパッド110-1と接続してある。

【0061】よって、実装前のSAWフィルタパッケージ装置100は、第1段のシングル型のエレメント10-1の入力側櫛形電極対11についてのグランドと第2段のシングル型のエレメント10-2の出力側櫛形電極対46についてのグランドとが、共通ではなく、切り離されて分離している構造を有する。図1(A)で見ると、グランド21とグランド47とが切り離されて分離している構造を有する。

【0062】このように第1段のシングル型のエレメント10-1の入力側櫛形電極対11についてのグランドと第2段のシングル型のエレメント10-2の出力側櫛形電極対46についてのグランドとが切り離されて分離している構造であるため、第1段のシングル型のエレメント10-1の入力側櫛形電極対11についてのグランド電位と第2段のシングル型のエレメント10-2の出力側櫛形電極対46についてのグランド電位との間で干渉を起こすことがなくなり、よって、通過帯域外の減衰量を上げることを制限していた原因が除去され、これによって、通過帯域付近の周波数帯域については勿論、通過帯域より相当に高い数GHzの高調波ノイズの帯域についても、減衰量が従来に比べて通過帯域外の減衰量の改善が図られている。

【0063】② SAWフィルタ本体101の信号線パターン131 (132)とパッケージ本体102のグランドパッド110-1 (110-2)間を離した構造図15 (A)に拡大して示すように、SAWフィルタ本体101の各端子(例としてグランド端子21Aとダミー端子134を示す)には、二段のバンプ150、151が形成してあり、パッケージ本体102の各パッドの接続される部分(例としてパッドの接続される部分110-1b,110-2aを示す)には、Auメッキ層152、153が形成してある。Auメッキ層152、153は盛り部を構成する。二段バンプ150、151は、端子上に最初にバンプを形成し、この後、形成されたバンプ上に再度バンプを形成し、この後、形成されたバンプ上に再度バンプを形成し、この後、形成されたのである。また、Auメッキ層152、153に代えて、Auの印刷層であってもよい。

【0064】SAWフィルタ本体101は、二段バンプ 150、151が夫々Auメッキ層152、153に固 ) 定されて実装してある。このため、図15(B)に示す

30

40

24

従来のように一段のバンプ155がパッド156に接続されている場合には、信号線パターン131 (132) とグランドパッド110-1 (110-2) との間の間隔が寸法a1であったのに対して、本実施例では、図15(B)に示すように、SAWフィルタ本体101の信号線パターン131(132)とパッケージ本体102のグランドパッド110-1(110-2)間の間隔が寸法a2となって略2倍以上に拡がっている。これによって、SAWフィルタ本体101の信号とパッケージ本体102のグランド電位との間で干渉の発生の抑制され、結果として、上記の通過帯域外の減衰量の改善が図られている。

【0065】なお、SAWフィルタ本体101側を二段バンプとし、パッケージ本体102側は従来のままの構成でもよく、程度は小さいけれども上記の干渉抑制の効果を有する。逆に、パッケージ本体102側にAuメッキ層を形成し、SAWフィルタ本体101側は従来のままの構成でもよい。なお、SAWフィルタ本体101の下面とパッケージ本体102の底板の上面との間の間隔が広いため、二段バンプの高さのバラツキ等によって、面とパッケージ本体101を搭載してときの姿勢について、傾斜の程度が従来に比べて大きくてもSAWフィルタ本体101のエレメントが底板の上面と接触することが起きない。即ち、SAWフィルタ本体101を搭載したときにSAWフィルタ本体101に許容される傾斜角が従来に比べて大きくなる。よって、SAWフィルタ100は組立時の歩留りが向上する。

#### 【0066】③ シールリング

図8及び図9 (A)に示すように、パッケージ本体102の四角形状の枠105の上面105aには、シールリング160は、図16 (A)に示すように断面が半円形状である突条であり、枠105の上面105aの幅方向上略中心を枠105に沿って一周に亘って形成してある。シールリング160は、半田を収容する空間を形成するためのものであり、タングステン製であり、枠105の幅w1より相当に狭い幅w2を有し、且つ枠105の上面から高さh1突き出ている。枠105の上面105a及びシールリング160の表面には、Auメッキ層161が形成してある。キャップ103の下面には周囲に沿ってAuSn半田膜162が形成してある。

【0067】キャップ103が枠105上にセットされてリフロー炉を通されると、AuSn半田膜162が融けて、キャップ103が図16(B)、(C)に示すように枠105に半田付けされ、SAWフィルタ本体101を封止する。163は半田である。ここで、キャップ103は、シールリング160によって支えられ、キャップ103と枠105の上面105aとの間に、高さがh1の空間163が形成され、この空間163内に半田163が収容される。即ち、融けた半田を高さ方向に収

容して外側に流れ出ないようにしたものである。

【0068】従来は、図16(D),(E),(F)に示すように、シールリングは形成さていず、融けた半田164を面方向に収容する構成であった。このため、図16(A)~(C)と図16(D)~(F)とを比較して分かるように、枠105の幅w1は従来の枠65の幅w3より狭くて足り、よって、本実施例のSAWフィルタ100の幅寸法w10は、従来のSAWフィルタ100は従来に比べて小型である。

【0069】このように、SAWフィルタ100はサイズが小型であるため、プリント基板に高密度に実装するうえで有利である。また、従来のSAWフィルタ60にあっては、枠65の各コーナ部には、融けた半田164のうち余分な半田を収容するためのノッチ65bが形成してある。ノッチ65bは、半田を収容することがメインの目的であるため、寸法b1が大きい大サイズである。

【0070】これに対して、SAWフィルタ100をこの枠105の各コーナ部のノッチ105bは、半田を収容することがメインの目的ではなく、SAWフィルタ100をプリント基板上に正常に実装されたことを確認することがメインの目的であるため、寸法b2が小さい小サイズである。よって、パッケージ本体102の強度がノッチ105bによって損なわれる虞れはなく、SAWフィルタ100はパッケージの強度についても改善されている。

【0071】 [第2実施例] 図17乃至図19は、本発 明の第2実施例になるSAWフィルタパッケージ装置1 00Aを示す。SAWフィルタパッケージ装置100A は、図8中のSAWフィルタ本体101に代えて、図1 9に示すSAWフィルタ本体101Aがフリップチップ ボンディングされて搭載されている構成である。SAW フィルタ本体101Aは、圧電基板130の下面に、図 1 (A) に示す二重モード型であってシングル型である SAWフィルタのエレメント10が作り込まれ、且つ、 入力端子20A、出力端子22A、入力側櫛形電極対1 1についてのグランド端子21A、出力側櫛形電極対1 2、13についてのグランド端子23A (24A)、ハ ッチングを付して示す入力信号線パターン131及び出 力信号線パターン132、バランスをとるためのダミー 端子133~136が形成してある。入力端子20A、 出力端子22A、グランド端子21A、23A、ダミー 端子133~136は、分散して配されている。また各 端子にはフリップチップボンディングのためのバンブ (図15 (A) 参照) が形成してある。

103は、シールリング160によって支えられ、キャ ップ103と枠105の上面105aとの間に、高さが h1の空間163が形成され、この空間163内に半田 163が収容される。即ち、融けた半田を高さ方向に収 50 子20Aが入力パッド111のうち符号111aで示す

部分に、出力端子22Aが出力パッド112のうち符号 112aで示す部分に、グランド端子21Aがグランド パッド110-2のうち符号110-2aで示す部分 に、グランド端子23A (24A) がグランドパッド1 10-1のうち符号110-1aで示す部分に、ダミー 端子133がグランドパッド110-2のうち符号11 0-2bで示す部分に、ダミー端子134がグランドパ ッド110-1のうち符号110-1bで示す部分に、 ダミー端子135がグランドパッド110-2のうち符 号110-2cで示す部分に、ダミー端子136がグラ ンドパッド110-1のうち符号110-1cで示す部 分に、夫々接続されている。即ち、SAWフィルタ本体 101Aが底板104上に実装された状態で、入力側櫛 形電極対11についてのグランド端子21Aがグランド パッド110-2と接続してあり、出力側櫛形電極対1 2、13についてのグランド端子23A (24A) がグ ランドパッド110-1と接続してある。

【0073】よって、実装前のSAWフィルタパッケージ装置100Aは、入力側櫛形電極対11についてのグランドと出力側櫛形電極対12、13についてのグランドとが、共通ではなく、切り離されて分離している構造を有する。図1(A)で見ると、グランド23、24とグランド21とが切り離されて分離している構造を有する。

【0074】このように入力側櫛形電極対11についてのグランドと出力側櫛形電極対12、13についてのグランドとが切り離されて分離している構造であるため、入力側櫛形電極対11についてのグランド電位と出力側櫛形電極対12、13についてのグランド電位との間で干渉を起こすことがなくなり、これによって、上記の第1実施例と同じく通過帯域外の減衰量の改善が図られている。

【0075】 [第3実施例] 図20乃至図23は、本発明の第3実施例になるSAWフィルタパッケージ装置100Bを示す。SAWフィルタパッケージ装置100Bは、図8に示すSAWフィルタパッケージ装置100とは、箱形状のパッケージ本体の底板のみが相違し、相違の程度は少しである構成である。SAWフィルタ本体としては、図12に示すSAWフィルタ本体101が使用されている。

【0076】底板104Bは、図22に併せて示すように、上面に、第1のグランドパッド410-1と、特別パッド410-2と、第2のグランドパッド410-3、410-4と、入力パッド411と出力パッド412とを有する。第1のグランドパッド410-1と特別パッド410-2とは、切り離されて分離されている。第2のグランドパッド410-3、410-4と特別パッド410-2とは、切り離されて分離されている。第1のグランドパッド410-1と第2のグランドパッド410-1と第2のグランドパッド410-1と第2のグランドパッド410-1と第2のグランドパッド410-1と第2のグランドパッド410-1と第2のグランドパッド410-1と第2のグランドパッド

されて分離されているけれども、後述するように所定の抵抗値でもって、より正確には、インピーダンスによって電気的に接続されている。 底板 104Bの下面には、その一の対角の位置にグランドフットパターン113と特別フットパターン116とカフットパターン115と出力フットパターン116とを有する。

【0077】また、ビア417によって第1のグランド パッド410-1とグランドフットパターン113とが 10 接続され、ビア418によって特別パッド410-2と 特別フットパターン114Bとが接続され、ビア419 によって入力パッド411と入力フットパターン115 とが接続され、ビア420によって出力パッド412と 出力フットパターン116とが接続されている。

【0078】図23に示すように、枠105の内部のビア125によって、第1のグランドパッド410-1とキャップ103とが接続されている。同じく、枠105の内部の別のビア125Bによって、第2のグランドパッド410-3、410-4とキャップ103とが接続されている。よって、第1のグランドパッド410-1と第2のグランドパッド410-3、410-4とは、ビア125、キャップ103(シールリング160)、ビア125Bを経て所定の抵抗値でもって、より正確には、インピーダンスによって電気的に接続されている。上記所定の抵抗値(インピーダンス)は、第1のグランドパッド410-1の電位と第2のグランドパッド410-3、410-4の電位との間で干渉を起こすことを抑制することが可能である程度の値である。

【0079】SAWフィルタ本体101は、図21に示 すように、フリップチップボンディング方式でパッケー ジ本体102Bの底板104B上に搭載してある。図2 1に示すように、入力端子20A (入力段側のエレメン トの入力側櫛形電極対についての1次側の端子) が入力 パッド411に、出力端子46A(出力段側のエレメン トの出力側櫛形電極対についての2次側の端子) が出力 パッド412に、グランド端子21A(入力段側のエレ メントの入力側櫛形電極対についての2次側の端子)が 第1のグランドパッド410-2のうち符号410-2 b で示す部分に、グランド端子23A (24A) が第2 のグランドパッド410-3に、ダミー端子133が第 40 1のグランドパッド410-1のうち符号410-1c で示す部分に、グランド端子47A(出力段側のエレメ ントの出力側櫛形電極対についての1次側の端子) が特 別パッド410-2のに、グランド端子48A (49 A) が第1のグランドパッド410-1のうち符号41 0-1aで示す部分に、ダミー端子136が第2のグラ ンドパッド410-4に、夫々接続されている。

【0080】SAWフィルタパッケージ装置100B は、一つの入力フットパターン115と、一つの出力フットパターン116と、一つのグランドフットパターン

113と、一つの特別フットパターン114Bとを有す る構成である。上記SAWフィルタパッケージ装置10 0 Bは、二つの態様のうちから選択した一つの態様で使 用することが可能である。第1の使用態様は、特別フッ トパターン114Bを別の (第2の) 出力端子として利 用する態様 (図24 (C) に示す態様) である。第2の 使用態様は、特別フットパターン114Bを別のグラン ド端子として利用する態様 (図24 (E) に示す態様) である。よって、SAWフィルタパッケージ装置100 Bは二通りに使用出来、適用範囲が広い。

【0081】図24はSAWフィルタパッケージ装置1 00Bの使用態様を示す。図24 (A) のSAWフィル タパッケージ装置100Bを第1の使用態様で使用する 場合には、パッド180がグランドへ、パッド181が 第1の出力端子46へ、パッド182が入力端子20 へ、パッド183が第2の出力端子185へ接続されて いる同図(B)のプリント基板P1を使用する。SAW フィルタパッケージ装置100Bは、グランドフットパ ターン113をパッド180へ、入力フットパターン1 15をパッド181へ、出力フットパターン116をパ 20 ッド182へ、特別フットパターン114Bをパッド1 83〜半田付けされてされる。これによって、図24 (C) に示す、入力端子20が一つであり、第1の出力 端子46と第2の出力端子185との二つの出力端子を 有する平衡型のSAWフィルタ回路190が実現出来 る。しかも、平衡型のSAWフィルタ回路190は、従 来必要とされていた不平衡を平衡に変換するバラン回路 を使用せずに実現されている。よって、携帯電話器の高 周波回路部を従来に比べて少ない部品点数で構成出来

【0082】この平衡型のSAWフィルタ回路190 は、一入力一出力型に比べてノイズに強いという特長に 加えて、通過帯域外の減衰量が改善できるという特長を 有する。この平衡型のSAWフィルタ回路190は、9 50MHz付近の目的とする通過帯域付近については、 図13に線Ⅰdで示す通過特性を有する。線Ⅰdを、本 発明の第1実施例のSAWフィルタパッケージ装置10 0の通過特性である線 I c と比較してみると、950M Hz付近の目的とする通過帯域付近については、通過帯 域外の減衰量が約10 d B増えており、更に改善されて いることが分かる。

【0083】更に広い3GHzまでの周波数帯域につい てみると、図25に線IIBで示す通過特性が得られ た。この3GHzまでの高周波数帯域についてみても、 減衰量が従来に比べて約10dB増えており、改善され ている。図24(A)のSAWフィルタパッケージ装置 100Bを第2の使用態様で使用する場合には、パッド 180がグランドへ、パッド181が出力端子46へ、 パッド182が入力端子20へ、パッド183がグラン

用する。SAWフィルタパッケージ装置100Bは、グ ランドフットパターン113をパッド180へ、入力フ ットパターン115をパッド181へ、出力フットパタ ーン116をパッド182へ、特別フットパターン11 4 Bをパッド183へ半田付けされてされる。これによ って、図24 (E) に示す、入力端子20が一つであ り、出力端子46も一つであるSAWフィルタ回路19 1が実現出来る。SAWフィルタパッケージ装置100 Bがプリント基板P2上に実装された状態においてSA 10 Wフィルタパッケージ装置100Bの通過特性を測定し たところ、図13に線Idで示す通過特性と略同様の通 過特性及び図25に線IIBで示す通過特性と略同様の 通過特性が得られた。

【0084】〔第4実施例〕図26は本発明の第4実施 例のSAWフィルタパッケージ装置100Cを示す。S AWフィルタパッケージ装置100Cは、第1のグラン ドパッド410-1と第2のグランドパッド410-3、410-4とが、底板104C内部の細いタングス テン製のパターン200によって接続されている。

【0085】細いタングステン製のパターン200は比 較的高い抵抗値、より正確にはインピーダンスを有して おり、上記第1のグランドパッド410-1と第2のグ ランドパッド410-3、410-4との間にはインピ ーダンスが有り、第1のグランドパッド410-1のグ ランド電位と第2のグランドパッド410-3、410 -4のグランド電位との間の干渉は効果的に防止されて いる。

【0086】キャップ103は導電性である必要は必ず しもない。SAWフィルタパッケージ装置100Cがプ リント基板P1上に実装された状態においてSAWフィ ルタパッケージ装置100Cの通過特性を測定したとこ ろ、図13に線Idで示す通過特性と略同様の通過特性 及び図25に線IIBで示す通過特性と略同様の通過特 性が得られた。

【0087】 [第5実施例] 図27 (A) 乃至 (D) は 本発明の第5実施例のSAWフィルタパッケージ装置1 00Dを示す。SAWフィルタパッケージ装置100D は、図28(A)(B)に示すSAWフィルタ本体10 1 Dがフリップチップボンディングされて搭載されてい る構成であり、回路的には、図27(D)に示すよう に、第1の方式のSAWフィルタ回路210と第2の方 式のSAWフィルタ回路211とを備え、各SAWフィ ルタに共通である共通入力端子212と、SAWフィル タ210の出力端子213とSAWフィルタ211の出 力端子214とを備えたデュアル型のものである。

【0088】パッケージ本体209は、図27 (A) に 示すように、底板の上面に、共通入力パッド212a と、第1の出力パッド213aと、第2の出力パッド2 14aと、第1のグランドパッド215aと、第2のグ ドへ接続されている同図 (D) のプリント基板 P 2 を使 50 ランドパッド 2 1 6 a とを有し、底板の下面に、グラン

30

ドフットパターン217と、共通入力フットパターン2 12 bと、第1の出力フットパターン213 bと、第2 の出力フットパターン214bとを有する。共通入力パ ッド212aと共通入力フットパターン212bとが底 板内のビアを介して接続されている。第1の出力パッド 213aと第1の出力フットパターン213bとが底板 内のビアを介して接続されている。第2の出力パッド2 14aと第2の出力フットパターン214bとが底板内 のビアを介して接続されている。第1のグランドパッド 215aとグランドフットパターン217とが底板内の ビアを介して接続されている。第1のグランドパッド2 15aと第2のグランドパッド216aと間は、図23 に示すと同様にビア、キャップ (シールリング) を介し て所定の抵抗値によって、より正確にはインピーダンス でもって電気的に接続されている。所定の抵抗値(イン ピーダンス) は、第1のグランドパッド215aの電位 と第2のグランドパッド216aの電位との間で干渉を 起こすことを抑制することが可能である程度の値であ る。

【0089】SAWフィルタ本体101Dは、図28 (A) (B) に示すように、圧電基板上に第1の方式用 のエレメント10-1と第2の方式用のエレメント10 -2とが並んでおり、共通入力端子212cと、第1の 方式用のエレメント10-1の出力端子213cと、第 2の方式用のエレメント10-2の出力端子214cと を有する。更には、第1の方式用のエレメント10-1 の入力側櫛形電極対についてのグランド端子218 c と、第1の方式用のエレメント10-1の出力側櫛形電 極対についてのグランド端子219cと、第2の方式用 のエレメント10-2の入力側櫛形電極対についてのグ ランド端子220cと、第2の方式用のエレメント10 -2の出力側櫛形電極対についてのグランド端子221 cとを有する。

【0090】このSAWフィルタ本体101Dは、共通 入力端子212cを共通入力パッド212aと接続さ れ、出力端子パッド213cを出力パッド213aと接 続され、出力端子パッド214cを出力パッド213a と接続され、グランド端子218cと2つのグランド端 子219cとを第1のグランドパッド215aと接続さ れ、グランド端子220cと2つのグランド端子221 cとを第2のグランドパッド216aと接続されて搭載 されている。

【0091】よって、SAWフィルタパッケージ装置1 00Dは、第1の方式のSAWフィルタ210について のグランド端子218c及び219c (第1のグランド パッド215a及びグランドフットパターン217) と、第2の方式のSAWフィルタ211についてのグラ ンド端子220c、221c (第2のグランドパッド2 16a)とが、干渉を起こさないようにされており、通 過特性が改善されたデュアル型となっている。

【0092】 [第6実施例] 図29 (A) 乃至 (D) は 本発明の第6実施例のSAWフィルタパッケージ装置1 00Eを示す。SAWフィルタパッケージ装置100E は、図12に示すSAWフィルタ本体101をそのパッ ドを上向きにして搭載し、ワイヤを用いてSAWフィル タ本体101とパッケージ本体とが接続されている構成 である。

【0093】箱状のパッケージ本体230は、底板23 1とこれに固定してある四角形状の枠232とよりな る。図29(A)及び(C)に示すように、枠232の 内側の両側に外側より一段低い段部233、234があ り、段部233上に、グランドパッド235と、入力パ ッド236と、グランドパッド237とが並んでおり、 段部234上に、グランドパッド238と、出力パッド 239と、グランドパッド240とが並んでいる。底板 231の上面には、図29 (B) に示すように、第1の グランドパターン241と第2のグランドパターン24 2とが切り離されて分離された状態で形成してあり、更 に、入力パターン243と出力パターン244とが形成 してある。底板231の下面には、図29 (D) に示す ように、各コーナ部にグランドフットパターン245~ 248と、対向する辺の中央部に入力フットパターン2 49と出力フットパターン250とが形成してある。枠 232内のビアによって入力パッド236と入力パター ン243とが接続されており、底板231内のピアによ って入力パターン243と入力フットパターン249と が接続されている。枠232内のビアによって出力パッ ド239と出力パターン244とが接続されており、底 板231内のビアによって出力パターン244と出力フ ットパターン250とが接続されている。図29 (C) に示すように、グランドパッド235及び237が枠2 32内のビア251によって第1のグランドパターン2 41と接続してあり、第1のグランドパターン241が 底板231内のビア252によってグランドフットパタ ーン246、248と接続してある。グランドパッド2 38及び240が枠232内のビア253によって第2 のグランドパターン242と接続してあり、第2のグラ ンドパターン242が底板231内のピア254によっ てグランドフットパターン245、247と接続してあ 40 る。

【0094】また、ワイヤがSAWフィルタ本体101 の各端子と対応するパッド235~240との間に接続 してある。特に、ワイヤ260は出力側櫛形電極対につ いてのグランド端子47Aとグランドパッド235との 間に接続してある。ワイヤ261は入力側櫛形電極対に ついてのグランド端子21Aとグランドパッド240と の間に接続してある。

【0095】よって、SAWフィルタパッケージ装置1 00Eは、入力側櫛形電極対についてのグランド端子2 1Aと出力側櫛形電極対についてのグランド端子47A

【0096】このSAWフィルタパッケージ装置100 Eをプリント基板上に実装した状態でSAWフィルタパッケージ装置100Eの通過特性を測定したところ、図30に線IEで示す結果を得た。線Ia-1はグランドパターン241と242とを共通にした場合の通過特性である。比較して明らかなように、通過帯域外の減衰量の改善が図られている。

【0097】 [第7実施例] 図31 (A) 乃至 (D) は本発明の第7実施例のラダー型のSAWフィルタパッケージ装置100Fを示す。SAWフィルタパッケージ装置100Fは、図32 (A), (B) に示すSAWフィルタ本体260をそのパッドを上向きにして搭載し、ワイヤを用いてSAWフィルタ本体260とパッケージ本体とが接続されている構成である。SAWフィルタ本体260は図32 (B) に示すようにラダー型である。

【0098】箱状のパッケージ本体300は、底板30 1とこれに固定してある四角形状の枠302とよりな る。図31 (A) 及び (C) に示すように、枠302の 内側の両側に外側より一段低い段部303、304があ り、段部303上に、グランドパッド305と、入力パ ッド306と、グランドパッド307とが並んでおり、 段部304上に、グランドパッド308と、出力パッド 309と、グランドパッド300とが並んでいる。底板 301の上面には、図31 (B) に示すように、第1の グランドパターン311と第2のグランドパターン31 2とが切り離されて分離された状態で形成してあり、更 に、入力パターン313と出力パターン314とが形成 してある。底板301の下面には、図31 (D) に示す ように、各コーナ部にグランドフットパターン315~ 318と、対向する辺の中央部に入力フットパターン3 19と出力フットパターン320とが形成してある。枠 302内のピアによって入力パッド306と入力パター ン313とが接続されており、底板301内のビアによ って入力パターン313と入力フットパターン319と が接続されている。枠302内のビアによって出力パッ ド309と出力パターン314とが接続されており、底 50

板301内のビアによって出力パターン314と出力フットパターン320とが接続されている。図31(C)に示すように、グランドパッド305及び307が枠302内のビア321によって第1のグランドパターン311が底板301内のビア322によってグランドフットパターン315、316と接続してある。グランドパッド308及び310が枠302内のビア323によって第2のグランドパターン312と接続してあり、第2のグランドパターン312を接続してあり、第2のグランドパターン312を接続してあり、第2のグランドパターン312を接続してあり、第2のグランドパターン312を接続してある。

【0099】また、箱状のバッケージ本体300の上面には導電性のキャップ302cが設けてある。このキャップ302cは、図10の構成と同様に、枠302の内部に形成してある導電性の配線302aによって第2のグランドパターン312と接続してある。よって、キャップ302cは、図23に示す実施例と同様に、夫々抵抗R、より正確には、破線で示すインピーダンスを介して、第1のグランドパターン311及び第2のグランドパターン312に電気的に接続してある。更には、図26に示す実施例と同様に、第1のグランドパターン311と第2のグランドパターン312との間が、抵抗R'、より正確には、破線で示すインピーダンスを介して電気的に接続してある。

【0100】SAWフィルタ本体360は、図32 (A) (B) に示すように、圧電基板上に、両側に反射器を有するSAW共振器362、364、366が直列腕に配され、同じ構成のSAW共振器361、363、365が並列腕に配されたラダー型の構成である。SAWフィルタ本体360は、更には、入力端子306a、出力端子309a、及びグランド端子305a、307a、308aを有する。

【0101】また、ワイヤがSAWフィルタ本体360の各端子と対応するパッド305~310との間に接続してある。ワイヤ330は入力端子306aと入力パッド306との間に、ワイヤ331は出力端子309aと出力入力パッド309との間に、ワイヤ332はグランド端子305aとグランドパッド308との間に、ワイヤ334はグランド端子307aとグランドパッド307との間に接続してある。

【0102】このラダー型のSAWフィルタパッケージ 装置100Fは、入力フットパターン319(入力端子306a)に近いグランドフットパターン316(グランド端子307a)と出力フットパターン320(出力端子309a)に近いグランドフットパターン317(グランド端子308a)とが切り離されて分離されている構成である。

【0103】このSAWフィルタパッケージ装置100

20

34

Fをプリント基板上に実装した状態でSAWフィルタパッケージ装置100Fの通過特性を測定したところ、図33(A)に線IFで示し、図33(B)に線IIFで示す特性を得た。グランド端子307aと308aとを切り離されて分離せずに共通とした場合の通過特性(線IIa-2で示す)に比べて、通過帯域外であって数GHzの高調波の帯域における減衰量の改善が図られている。

【0104】なお、本発明のグランドを切り離されて分離するという考え方は、他の形式のSAWフィルタにも適用可能であり、同様の効果が期待出来る。特に、図10のSAWフィルタパッケージ装置100は、図32Bに示す等価回路を有するSAWフィルタパッケージ装置360等のラダー型のSAWフィルタパッケージ装置及び本発明の第2乃至第7実施例のSAWフィルタパッケージ装置100A~100Fに適用可能であり、前記と同様に周波数特性が改善される。同じく、図23又は図26の構成も、ラダー型のSAWフィルタパッケージ装置360本発明の第2乃至第7実施例のSAWフィルタパッケージ装置100A~100Fに適用可能であり、前記と同様に周波数特性が改善される。

#### [0105]

【発明の効果】以上説明したように、請求項1の発明 は、圧電基板上に形成してある複数の櫛形電極対よりな る弾性表面波フィルタ回路を備えた弾性表面波フィルタ 装置において、複数のグランドパッドが互いに切り離さ れて分離してある構成であって、キャップが第1のグラ ンドパッド及び第2のグランドパッドのうちの一方に電 気的に接続してある構成であるため、入力側櫛形電極対 についてのグランド電位と出力側櫛形電極対についての グランド電位との間で干渉を起こすことがなくなり、干 渉を起こさない分、通過帯域外における減衰量を改善す ることが出来る。また、キャップが第1のグランドパッ ド及び第2のグランドパッドのうちの一方に電気的に接 続してある構成であるため、キャップがグランドパッド に電気的に接続していない構成に比べて、通過帯域外に おける減衰量を改善することが出来、且つ、弾性表面波 フィルタ回路に対する電磁波シールドが効果的になされ て、弾性表面波フィルタ回路が外部の回路装置から受け る影響を効果的に抑制することが出来る。

【0106】請求項11の発明は、圧電基板上に形成してある複数の櫛形電極対よりなる弾性表面波フィルタ回路を備えた弾性表面波フィルタ装置において、複数のグランドパッドが互いに切り離されて分離してある構成であって、キャップが第1のグランドパッドに第1のインピーダンスを介して電気的に接続してあり、且つ第2のグランドパッドに第2のインピーダンスを介して電気的に接続してある構成であるため、入力側櫛形電極対についてのグランド電位と出力側櫛形電極対についてのグランド電位との間で干渉を起こすことがなくなり、干渉を50

起こさない分、通過帯域外における減衰量を改善することが出来る。また、キャップが夫々第1、第2のインピーダンスを介して第1のグランドパッド及び第2のグランドパッドに電気的に接続してある構成であるため、キャップが一のグランドパッドにだけ電気的に接続してある、請求項1の発明に比べて、通過帯域外における減衰量を更に改善することが出来、且つ、弾性表面波フィルタ回路に対する電磁波シールドが効果的になされて、弾性表面波フィルタ回路が外部の回路装置から受ける影響を効果的に抑制することが出来る。

【0107】請求項20の発明は、圧電基板上に形成してある複数の櫛形電極対よりなる弾性表面波フィルタ回路を備えた弾性表面波フィルタ装置において、複数のグランドパッドが互いに切り離されて分離してある構成であって、第1のグランドパッドと上記第2のグランドパッドとをインピーダンスを介して電気的に接続した構成であるため、入力側櫛形電極対についてのグランド電位との間であるため、入力側櫛形電極対についてのグランド電位との間で手渉を起こすことがなくなり、干渉を起こさない分、通過帯域外における減衰量を改善することが出来る。また、第1のグランドパッドと上記第2のグランドパッドとをインピーダンスを介して電気的に接続した構成であるため、請求項1の発明に比べて、通過帯域外における減衰量を更に改善することが出来る。

#### 【図面の簡単な説明】

【図1】二重モード型であってシングル型のSAWフィルタのエレメントをその動作原理と併せて示す図である。

【図2】図1のSAWフィルタの計算で求められた周波 30 数特性を示す図である。

【図3】二重モード型であってカスケード型のSAWフィルタのエレメントを示す図である。

【図4】従来のSAWフィルタの分解斜視図である。

【図5】従来のSAWフィルタを示す図である。

【図6】図5中、VI-VI 線に沿う拡大断面図である。

【図1】図4中、グランドパッド等の構成を示す図である。

【図8】本発明の第1実施例のSAWフィルタの分解斜 視図である。

40 【図9】図8のSAWフィルタを示す図である。

【図10】図9中、X-X 線に沿う拡大断面図である。

【図11】図9中、グランドパッド等の構成を示す図である。

【図12】SAWフィルタ本体の底面図である。

【図13】プリント基板上に実装された図8のSAWフィルタ及び別のSAWフィルタの通過特性を示す図である。

【図14】プリント基板上に実装されたSAWフィルタの高周波数帯の通過特性を示す図である。

【図15】SAWフィルタ本体のパッケージ本体への搭

載部分を拡大して示す図である。

【図16】キャップの取り付け部分を拡大して示す図である。

【図17】本発明の第2実施例のSAWフィルタの分解 斜視図である。

【図18】図17中、グランドパッド等の構成を示す図である。

【図19】 SAWフィルタ本体の底面図である。

【図20】本発明の第3実施例のSAWフィルタの分解 斜視図である。

【図21】図20のSAWフィルタを示す図である。

【図22】図21中、グランドパッド等の構成を示す図である。

【図23】図20のSAWフィルタの断面図である。

【図24】図20のSAWフィルタの実装の使用状態を示す図である。

【図25】プリント基板P1上に実装された図20のSAWフィルタの高周波数帯の通過特性を示す図である。

【図26】本発明の第4実施例のSAWフィルタを示す 図である。

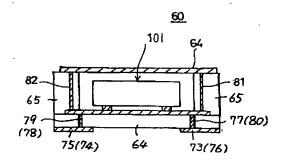
【図27】本発明の第5実施例のSAWフィルタを示す 図である。

【図28】図27中のSAWフィルタ本体を示す図である。

【図29】本発明の第6実施例のSAWフィルタを示す 図である。

【図6】

図5中、VI-VI象に沿う拡大的面図



36

【図30】図20のSAWフィルタの通過特性を示す図である。

【図31】本発明の第7実施例のSAWフィルタを示す 図である。

【図32】図31中のSAWフィルタ本体を示す図である

【図33】図31のSAWフィルタの通過特性を示す図である。

【符号の説明】

10 100、100A~100F SAWフィルタパッケー ジ装置

103 キャップ

110-1, 110-2、110-2A グランドパッド

140 切離し部分

150, 151 二段バンプ

152、153 Auメッキ層

160 シールリング

200 パターン

20 212a 共通入力パッド

213a 第1の出力パッド

214a 第2の出力パッド

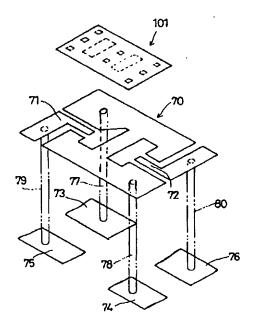
215a、410-1 第1のグランドパッド

216a, 410-3, 410-4 第2のグランドパッド

410-2 特別パッド

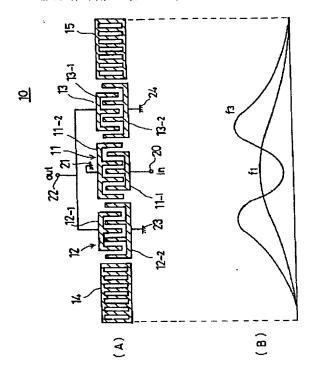
#### 【図7】

#### 図4中グランドバッド等の構成を示す図



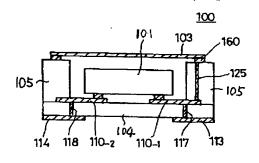
【図1】

二重モート型であってシンクト型の SAW ついしゅのエレメント まその動作原理と併せて示す図



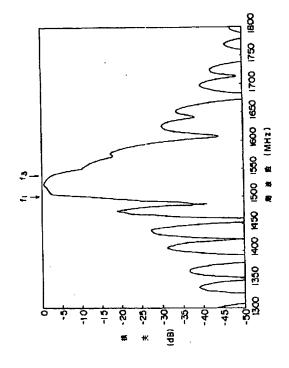
【図10】

图 9(A)中,X-X 统二分分 在大部面图



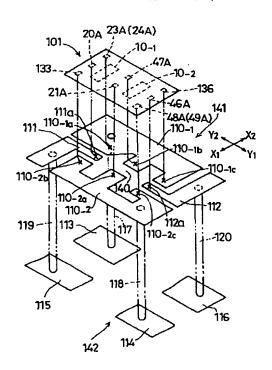
【図2】

図 1 の S A W フィルタの計算で求められた周波数特性 を示す図



【図11】

#### 図9中グランドバッド等の構成を示す図



[図3]

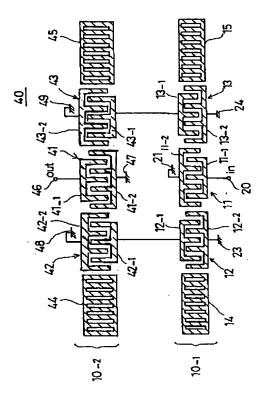
【図4】

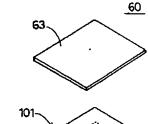
【図5】

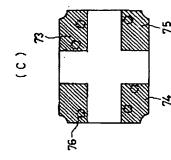
二室モー・型であってカスケー・ブ型である SAW プルタ のエレソント を示す図

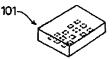
従来の SAW フォルタの介解斜視図

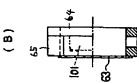
後来のSAW スルタを示す图

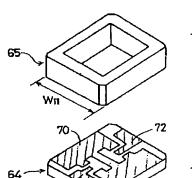


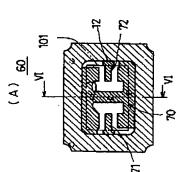












【図14】

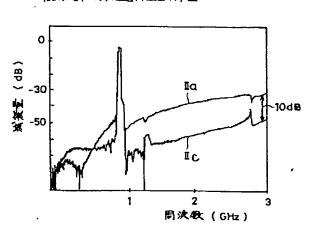
【図15】

SAW フルタ本体のバッケージ本体への実験部分

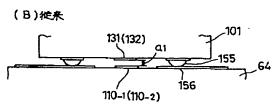
を拡大レて示す図

62

# プリント基板上に実装されたSAWフォルタの高周波帯域の通過特性を示す図



150 10-2a 110-1(110-2) 110-1b 153 104



【図8】

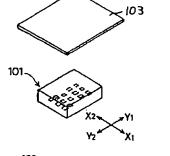
【図9】

【図17】

本光明の笑1実施列のSAWフルルの分解斜視団

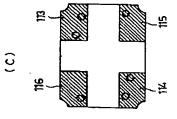
図8の SAW フルタま示す図

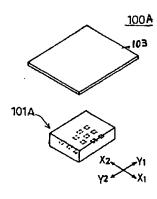
本発明の第2 実施物 SAWフィルタの分解制模型

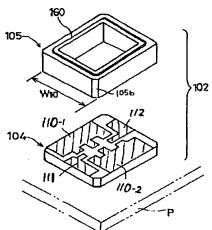


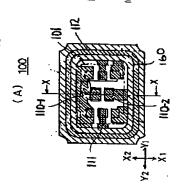
100

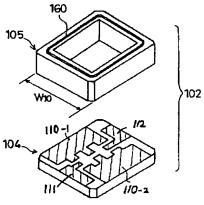
(8)









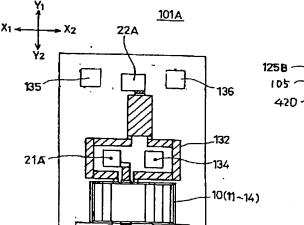


【図19】

【図23】

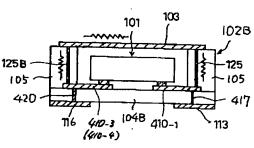
図20のSAW7/IL9の新面図

## SAWフィルタ本体の底面図



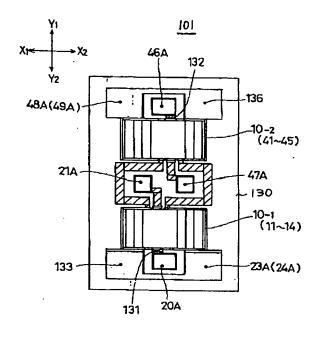
20A

23A(24A)



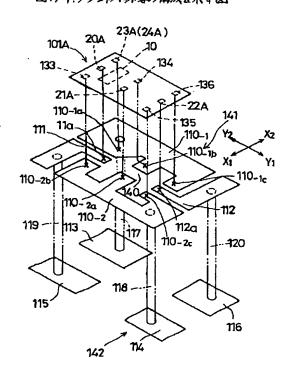
【図12】

SAWフィルタ本体の底面図



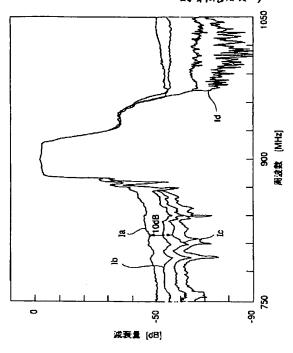
【図18】

図17中グランドパッド等の構成を示す図



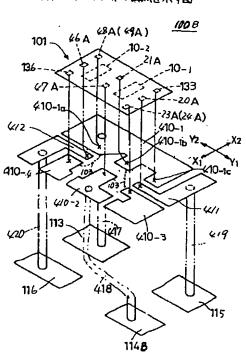
【図13】

プリント基板上に実装された図8のSAWフィルタの通過特性を示す図 最近別はSAW スック

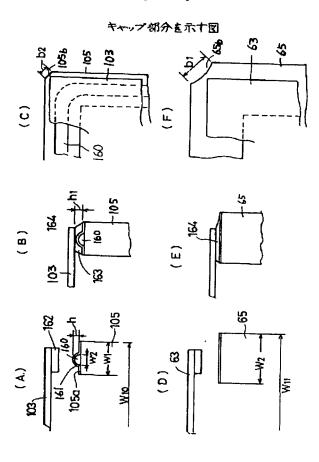


【図22】

## 図21中グランドバッド等の構成を示す図

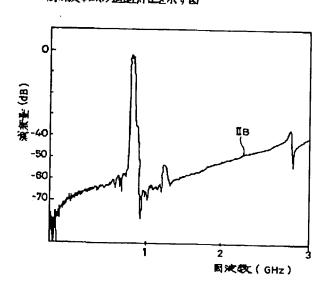


【図16】



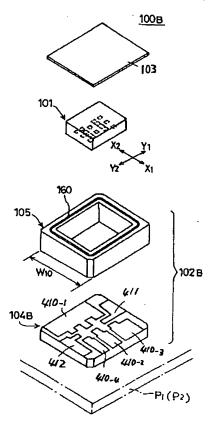
【図25】

# フリント基板 Py上に実装された図20の SAW スルタの高見表帯域の通過特性を示す図



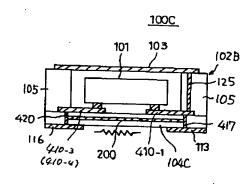
【図20】

# 本壳明の第3字施列のSAW7/1/3の分解料模図



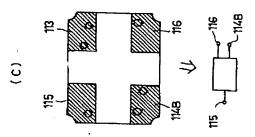
【図26】

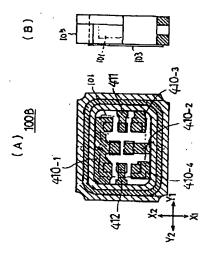
# 本発明の第4実施例のSAW Julyを示す団



【図21】

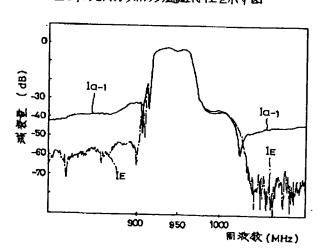
図20のSAW7aりを赤す図





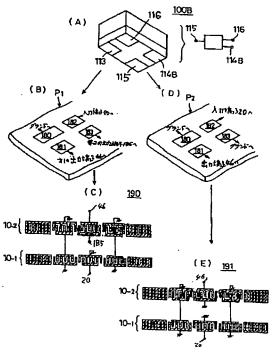
【図30】

# 図29のSAWフルルタの通道特性を示す図



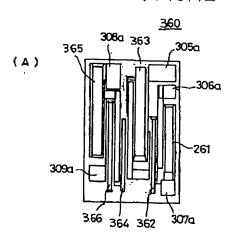
【図24】

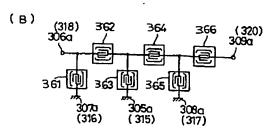
# 图20の SAW7』N9の実施の映用監察を示す図



【図32】

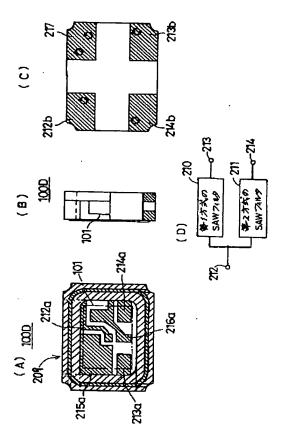
## 図31中のSAWフルルタ本体を示す図





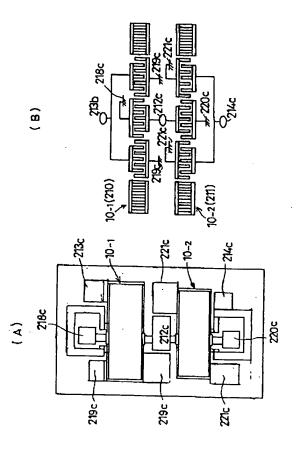
【図27】

本名明の第5実施例のSAWスルタを示す図



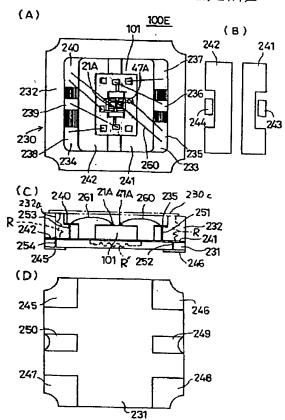
【図28】

# 図27中のSAW 7/11少本体を示す図



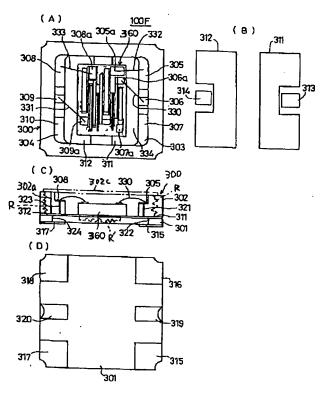
【図29】

本発明の等も実施例のSAW フィルタを示す図

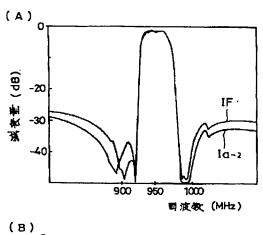


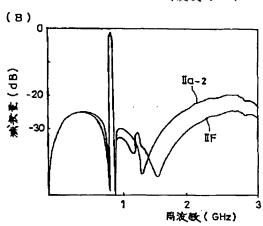
【図31】

### 本発明の終7実並例のSAWスルタを示す図



【図33】 図31のSAWマルタの通過特性を示す図





フロントページの続き

## (72) 発明者 須賀 晃 長野県須坂市大字小山460番地 富士通メ ディアデバイス株式会社内